

日本国特許庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日  
Date of Application: 2004年 7月23日

出願番号  
Application Number: 特願2004-216503

パリ条約による外国への出願  
に用いる優先権の主張の基礎  
となる出願の国コードと出願  
番号

The country code and number  
of your priority application,  
to be used for filing abroad  
under the Paris Convention, is

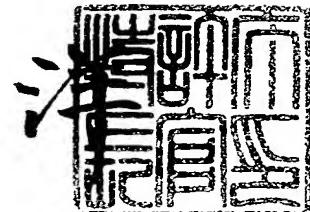
J P 2004-216503

出願人  
Applicant(s): 株式会社半導体エネルギー研究所

2005年 8月 3日

特許庁長官  
Commissioner,  
Japan Patent Office

八月三日



【宣誓口】  
【整理番号】 P008043  
【提出日】 平成16年 7月23日  
【あて先】 特許庁長官 殿  
【発明者】  
【住所又は居所】 神奈川県厚木市長谷398番地 株式会社半導体エネルギー研究所内  
【氏名】 熊木 大介  
【発明者】  
【住所又は居所】 神奈川県厚木市長谷398番地 株式会社半導体エネルギー研究所内  
【氏名】 瀬尾 哲史  
【特許出願人】  
【識別番号】 000153878  
【氏名又は名称】 株式会社半導体エネルギー研究所  
【代表者】 山崎 舜平  
【手数料の表示】  
【予納台帳番号】 002543  
【納付金額】 16,000円  
【提出物件の目録】  
【物件名】 特許請求の範囲 1  
【物件名】 明細書 1  
【物件名】 図面 1  
【物件名】 要約書 1

【請求項 1】

対向するように設けられた第1の電極と第2の電極との間に、  
第1の層と、第2の層と、第3の層と、  
を有し、  
前記第1の層は正孔を発生し、  
前記第2の層は電子を発生し、  
前記第3の層は発光物質を含み、  
前記第1の層と前記第2の層と前記第3の層とは順に積層され、  
前記第1の層は、前記第1の電極と接し、  
前記第3の層は、前記第2の電極と接し、  
前記第1の電極の電位よりも前記第2の電極の電位の方が高くなるように電圧を印加したときに、前記第2の層で発生した電子が前記第3の層へ注入されるように、前記第2の層と前記第3の層とが接合されている  
ことを特徴とする発光素子。

【請求項 2】

対向するように設けられた第1の電極と第2の電極との間に、  
第1の層と、第2の層と、第3の層と、  
を有し、  
前記第1の層は、電子よりも正孔の輸送性が高い第1の物質と、その物質に対して電子受容性を示す第2の物質とを含み、  
前記第2の層は、正孔よりも電子の輸送性が高い第3の物質と、その物質に対して電子供与性を示す第4の物質とを含み、  
前記第3の層は、発光物質を含み、  
前記第1の層と前記第2の層と前記第3の層とは順に積層され、  
前記第1の層は、前記第1の電極と接し、  
前記第3の層は、前記第2の電極と接し、  
前記第1の電極の電位よりも前記第2の電極の電位の方が高くなるように電圧を印加したときに、前記第2の層で発生した電子が前記第3の層へ注入されるように、前記第2の層と前記第3の層とが接合されている  
ことを特徴とする発光素子。

【請求項 3】

請求項2に記載の発光素子において、前記第2の物質は、前記第1の物質に対し、0.5～2のモル比となるように含まれていることを特徴とする発光素子。

【請求項 4】

対向するように設けられた第1の電極と第2の電極との間に、  
第1の層と、第2の層と、第3の層と、  
を有し、  
前記第1の層は、p型の半導体から成り、  
前記第2の層は、n型の半導体から成り、  
前記第3の層は、発光物質を含み、  
前記第1の層と前記第2の層と前記第3の層とは順に積層され、  
前記第1の層は、前記第1の電極と接し、  
前記第3の層は、前記第2の電極と接し、  
前記第1の電極の電位よりも前記第2の電極の電位の方が高くなるように電圧を印加したときに、前記第2の層で発生した電子が前記第3の層へ注入されるように、前記第2の層と前記第3の層とが接合されている  
ことを特徴とする発光素子。

【請求項 5】

対向するように設けられた第1の電極と第2の電極との間に、

第 1 の層と、第 2 の層と、第 3 の層と、  
を有し、

前記第 1 の層は、4, 4'-ビス [N-(1-ナフチル)-N-フェニルアミノ] ピフェニルと、モリブデン酸化物とを含み、

前記第 2 の層は、トリス(8-キノリノラート)アルミニウムと、リチウムとを含み、

前記第 3 の層は、発光物質を含み、

前記第 1 の層と前記第 2 の層と前記第 3 の層とは順に積層され、

前記第 1 の層は、前記第 1 の電極と接し、

前記第 3 の層は、前記第 2 の電極と接し、

前記第 1 の電極の電位よりも前記第 2 の電極の電位の方が高くなるように電圧を印加したときに、前記第 2 の層で発生した電子が前記第 3 の層へ注入されるように、前記第 2 の層と前記第 3 の層とが接合されている

ことを特徴とする発光素子。

#### 【請求項 6】

請求項 5 に記載の発光素子において、前記モリブデン酸化物は、前記 4, 4'-ビス [N-(1-ナフチル)-N-フェニルアミノ] ピフェニルに対し、0.5~2 のモル比となるように含まれていることを特徴とする発光素子。

#### 【請求項 7】

対向するように設けられた第 1 の電極と第 2 の電極との間に、

第 1 の層と、第 2 の層と、第 3 の層と、

を有し、

前記第 1 の電極は、反射率の高い導電物から成り、

前記第 2 の電極は、可視光を透過できる導電物から成り、

前記第 1 の層は、電子よりも正孔の輸送性が高い第 1 の物質と、その物質に対して電子受容性を示す第 2 の物質とを含み、

前記第 2 の層は、正孔よりも電子の輸送性が高い第 3 の物質と、その物質に対して電子供与性を示す第 4 の物質とを含み、

前記第 3 の層は、発光層を含み x 層 (x は任意の正の整数) から成る層であり、

前記第 1 の層と前記第 2 の層と前記第 3 の層とは順に積層され、

前記第 1 の層は、前記第 1 の電極と接し、

前記第 3 の層における第 1 層目の層は、前記第 2 の層と接し、

前記第 3 の層における第 x 層目の層は、前記第 2 の電極と接し、

前記発光層と前記第 2 の層との間には、y 層 (y ≤ x, y は正の整数) の層を有し、

前記第 1 の電極の電位よりも前記第 2 の電極の電位の方が高くなるように電圧を印加したときに、前記第 2 の層で発生した電子が前記第 1 層目の層へ注入されるように、前記第 2 の層と前記第 1 層目の層とは接合され、

前記第 1 の層の膜厚と前記第 2 の層の膜厚は、数式 (1)、数式 (2)、数式 (3) を満たすように調節されている

ことを特徴とする発光素子。

$$n_i d_i + n_{ii} d_{ii} + \sum_{k=1}^y n_k d_k + n_j d_j = \frac{(2m-1)\lambda}{4} \quad \dots (1)$$

$$0 \leq d_j \leq d_{emi} \dots (2)$$

$$d_i \geq d_{ii} \dots (3)$$

(数式(1)、数式(2)、数式(3)において、 $n_i$ は第1の層の屈折率、 $d_i$ は第1の層の膜厚、 $n_{ii}$ は第2の層の屈折率、 $d_{ii}$ は第2の層の膜厚、 $n_k$ は発光層と第2の層との間に含まれる層の中の第k番目の層の屈折率、 $d_k$ は発光層と第2の層との間に含まれる層の中の第k番目の層の膜厚、 $n_j$ は発光層の屈折率、 $d_j$ は発光層における第1の電極側の膜面から発光領域までの距離、 $\lambda$ は発光素子からの発光の波長、 $m$ は任意の正の整数、 $d_{emi}$ は発光層の膜厚を表す。)

【発明の名称】 発光素子およびそれを用いた発光装置

【技術分野】

【0001】

本発明は、一対の電極間に発光物質を含む層を有する発光素子に関し、特に発光素子の層構造に関する。

【背景技術】

【0002】

近年、ディスプレイ等に利用されている発光素子の多くは、一対の電極間に発光物質を含む層が挟まれた構造を有する。このような発光素子では、一方の電極から注入された電子と他方の電極から注入された正孔とが再結合することによって形成された励起子が、基底状態に戻るときに発光する。

【0003】

このような発光素子の多くは、発光時間が蓄積するに伴って、駆動電圧が増加するという問題を抱えている。

【0004】

このような問題を解決する技術の一例として、例えば特許文献1では、或特定の構造を有する化合物を適用した有機EL素子とすることで、素子の駆動時の駆動電圧の上昇等を抑えた有機EL素子について開示している。

【0005】

【特許文献1】 WO 98/30071号公報

【発明の開示】

【発明が解決しようとする課題】

【0006】

本発明は、発光時間の蓄積に伴った駆動電圧の増加の少ない発光素子を提供することを課題とする。また、本発明は、膜厚の増加に伴った抵抗値の増加の少ない発光素子を提供することを課題とする。

【課題を解決するための手段】

【0007】

本発明の発光素子の一は、対向するように設けられた第1の電極と第2の電極との間に、第1の層と、第2の層と、第3の層とを有する。第1の層と第2の層と第3の層とは、第2の層を間に挟むように順に積層されており、第1の層は第1の電極に接し、第3の層は第2の電極に接する。第1の層は正孔を発生する層であり、第2の層は電子を発生する層である。また、第3の層は、発光物質を含む層である。そして、第1の電極の電位よりも第2の電極の電位が高くなるように電圧を印加したときに、第2の層で発生した電子が第3の層へ注入されるように、第2の層と第3の層とは接合されている。

【0008】

本発明の発光素子の一は、対向するように設けられた第1の電極と第2の電極との間に、第1の層と、第2の層と、第3の層とを有する。第1の層と第2の層と第3の層とは、第2の層を間に挟むように順に積層されており、第1の層は第1の電極に接し、第3の層は第2の電極に接する。第1の層は電子よりも正孔の輸送性が高い物質と、その物質に対して電子受容性を示す物質とを含む層である。また、第2の層は正孔よりも電子の輸送性が高い物質と、その物質に対して電子供与性を示す物質とを含む層である。また、第3の層は、発光物質を含む層である。そして、第1の電極の電位よりも第2の電極の電位が高くなるように電圧を印加したときに、第2の層で発生した電子が第3の層へ注入されるように、第2の層と第3の層とは接合されている。

【0009】

本発明の発光素子の一は、対向するように設けられた第1の電極と第2の電極との間に、第1の層と、第2の層と、第3の層とを有する。第1の層と第2の層と第3の層とは、第2の層を間に挟むように順に積層されており、第1の層は第1の電極に接し、第3の層

は第 1 の電極に接する。第 1 の層は p 型の半導体から成る層のと、第 2 の層は n 型の半導体から成る層である。また、第 3 の層は、発光物質を含む層である。そして、第 1 の電極の電位よりも第 2 の電極の電位が高くなるように電圧を印加したときに、第 2 の層で発生した電子が第 3 の層へ注入されるように、第 2 の層と第 3 の層とは接合されている。

#### 【0010】

本発明の発光素子の一は、対向するように設けられた第 1 の電極と第 2 の電極との間に第 1 の層と、第 2 の層と、第 3 の層とを有する。第 1 の層と第 2 の層と第 3 の層とは、第 2 の層を間に挟むように順に積層されている。第 1 の層は電子よりも正孔の輸送性が高い物質と、その物質に対して電子受容性を示す物質とを含む層である。また、第 2 の層は正孔よりも電子の輸送性が高い物質と、その物質に対して電子供与性を示す物質とを含む層である。また、第 3 の層は、発光層を含み、 $x$  層 ( $x$  は任意の正の整数) からなる層である。第 3 の層に含まれる層の中で、第 1 層目の層は、第 2 の層と接し、第  $x$  層目の層は第 2 の電極と接する。ここで、第 1 の電極は、反射率の高い導電物から成る。第 3 の層のうち、発光層と第 2 の層との間には、 $y$  層 ( $y \leq x$ 、 $y$  は正の整数) の層を有する。また、第 1 の電極の電位よりも第 2 の電極の電位が高くなるように電圧を印加したときに、第 2 の層で発生した電子が第 1 番目の層へ注入されるように、第 2 の層と第 1 層目の層とは接合されている。そして、第 1 の層と第 2 の層とは、数式(1)、(2)、(3)を満たすように膜厚を調節していることを特徴とする。

#### 【0011】

##### 【数 01】

$$n_i d_i + n_{ii} d_{ii} + \sum_{k=1}^y n_k d_k + n_j d_j = \frac{(2m-1)\lambda}{4} \quad \dots \quad (1)$$

$$0 \leq d_j \leq d_{emi} \quad \dots \quad (2)$$

$$d_i \geq d_{ii} \quad \dots \quad (3)$$

#### 【0012】

数式(1)、(2)、(3)において、 $n_i$  は第 1 の層の屈折率、 $d_i$  は第 1 の層の膜厚、 $n_{ii}$  は第 2 の層の屈折率、 $d_{ii}$  は第 2 の層の膜厚、 $n_k$  は発光層と第 2 の層との間に含まれる層の中の第  $k$  番目の層の屈折率、 $d_k$  は発光層と第 2 の層との間に含まれる層の中の第  $k$  番目の層の膜厚、 $n_j$  は発光層の屈折率、 $d_j$  は発光層における第 1 の電極側の膜面から発光領域までの距離、 $\lambda$  は発光素子からの発光の波長、 $m$  は任意の正の整数を表す。 $d_{emi}$  は発光層の膜厚である。

##### 【発明の効果】

#### 【0013】

本発明によって、発光時間の蓄積に伴った駆動電圧の増加が少なく、信頼性の高い発光素子が得られる。

#### 【0014】

また、本発明によって、正孔を発生する層の膜厚に依存した、抵抗値の増加が少ない発光素子が得られる。その結果、電極間の距離を容易に変えられる発光素子が得られる。そして、電極間の距離を長くすることによって、電極間の短絡を防ぐことができる。また、電極間の距離を調節することで、発光の取り出し効率が最大となるように、光学距離を調節することが容易となる。また、電極間の距離を調節することで、採光面を見る角度に依存した発光スペクトルの変化が少なくなるように、光学距離を調節することが容易となる。

#### 【0015】

・ ふに、半丸形によつし付づけた丸形」で、丸形直径に適用するこによつし、丸形の使用に耐える信頼性のよい発光装置を得ることができる。また、本発明によって得られた発光素子を、表示機能を有する発光装置に適用することによって、発光を効率よく外部に取り出すことができ、また光面を見る角度に依存した発光スペクトルの変化が少ない良好な画像を表示できる発光装置を得ることができる。

#### 【発明を実施するための最良の形態】

##### 【0016】

以下、本発明の一態様について説明する。但し、本発明は多くの異なる態様で実施することが可能であり、本発明の趣旨及びその範囲から逸脱することなくその形態及び詳細を様々に変更し得ることは当業者であれば容易に理解される。従って、本形態の記載内容に限定して解釈されるものではない。

##### 【0017】

###### (実施の形態1)

本発明の一態様について図1の発光素子の断面図を用いて説明する。

##### 【0018】

第1の電極101と第2の電極102との間に第1の層111と第2の層112と第3の層113とを有する。第1の層111と第2の層112と第3の層113とは、順に積層している。そして、第1の層111は第1の電極101と接し、第3の層113は第2の電極102と接する。

##### 【0019】

また、本形態の発光素子は、次の様に動作する。先ず、第1の電極101よりも第2の電極102の電位の方が高くなるように電圧を印加すると、第1の層111から第1の電極101へは正孔が注入され、第2の層112から第3の層113へは、電子が注入される。また、第2の電極102から第3の層113へは正孔が注入される。第2の電極102から注入された正孔と、第2の層112から注入された電子とは、第3の層113において再結合し、発光物質を励起状態にする。そして、励起状態の発光物質は基底状態に戻るときに発光する。

##### 【0020】

以下、各層、電極等について具体的に説明する。

##### 【0021】

第1の層111は、正孔を発生する層である。このような層としては、例えば、正孔輸送性物質と、その物質に対して電子受容性を示す物質とを含む層が挙げられる。ここで、正孔輸送性物質とは、電子よりも正孔の輸送性が高い物質である。正孔輸送性物質について特に限定はなく、例えば、4, 4'-ビス[N-(1-ナフチル)-N-フェニルアミノ]ビフェニル(略称:  $\alpha$ -NPD)、4, 4'-ビス[N-(3-メチルフェニル)-N-フェニルアミノ]ビフェニル(略称: TPD)、4, 4', 4''-トリス(N, N-ジフェニルアミノ)トリフェニルアミン(略称: TDATA)、4, 4', 4''-トリス[N-(3-メチルフェニル)-N-フェニルアミノ]トリフェニルアミン(略称: MTDATA)、4, 4'-ビス[N-{4-(N, N-ジ- $m$ -トリアミノ)フェニル}-N-フェニルアミノ]ビフェニル(略称: DNTPD)等の芳香族アミン化合物や、フタロシアニン(略称: H<sub>2</sub>Pc)、銅フタロシアニン(略称: CuPc)、バナジルフタロシアニン(略称: VOPc)等のフタロシアニン化合物を用いることができる。また、正孔輸送性物質に対して電子受容性を示す物質について特に限定はなく、例えば、モリブデン酸化物、バナジウム酸化物、7, 7, 8, 8-テトラシアノキノジメタン(略称: TCNQ)、2, 3, 5, 6-テトラフルオロー-7, 7, 8, 8-テトラシアノキノジメタン(略称: F4-TCNQ)等を用いることができる。ここで、正孔輸送性物質に対して電子受容性を示す物質は、正孔輸送性物質に対して、モル比が0.5~2 (=正孔輸送性物質に対して電子受容性を示す物質/正孔輸送性物質) と成るように含まれていることが好ましい。この他、第1の層111は、モリブデン酸化物、バナジウム酸化物、ルテニウム酸化物、コバルト酸化物、銅酸化物のようなp型の半導体から成る層であってもよ

## 【0022】

第2の層112は、電子を発生する層である。このような層としては、例えば、電子輸送性物質と、その物質に対して電子供与性を示す物質とを含む層が挙げられる。ここで、電子輸送性物質とは、正孔よりも電子の輸送性が高い物質である。電子輸送性物質について特に限定はなく、例えば、トリス(8-キノリノラト)アルミニウム(略称:Alq<sub>3</sub>)、トリス(4-メチル-8-キノリノラト)アルミニウム(略称:Alma<sub>3</sub>)、ビス(10-ヒドロキシベンゾ[h]-キノリナト)ベリリウム(略称:BeBa<sub>2</sub>)、ビス(2-メチル-8-キノリノラト)-4-フェニルフェノラト-アルミニウム(略称:BA1q)、ビス[2-(2-(2-ヒドロキシフェニル)ベンゾオキサゾラト]亜鉛(略称:Zn(BOX)<sub>2</sub>)、ビス[2-(2-ヒドロキシフェニル)ベンゾチアゾラト]亜鉛(略称:Zn(BTZ)<sub>2</sub>)等の金属錯体の他、2-(4-ビフェニリル)-5-(4-tert-ブチルフェニル)-1,3,4-オキサジアゾール(略称:PBD)、1,3-ビス[5-(p-tert-ブチルフェニル)-1,3,4-オキサジアゾール-2-イル]ベンゼン(略称:OXD-7)、3-(4-tert-ブチルフェニル)-4-フェニル-5-(4-ビフェニリル)-1,2,4-トリアゾール(略称:TAZ)、3-(4-tert-ブチルフェニル)-4-(4-エチルフェニル)-5-(4-ビフェニリル)-1,2,4-トリアゾール(略称:p-EtTAZ)、バソフェナントロリン(略称:BPhen)、バソキュプロイン(略称:BCP)等を用いることができる。また、電子輸送性物質に対して電子供与性を示す物質について特に限定はなく、例えば、リチウム、セシウム等のアルカリ金属、マグネシウム、カルシウム等のアルカリ土類金属、エルビウム、イッテルビウム等の希土類金属等を用いることができる。ここで、電子輸送性物質に対して電子供与性を示す物質は、電子輸送性物質に対して、モル比が0.5~2(=電子輸送性物質に対して電子供与性を示す物質/電子輸送性物質)と成るように含まれていることが好ましい。また、第2の層112は、酸化亜鉛、硫化亜鉛、セレン化亜鉛、酸化スズ、酸化チタンのようなn型の半導体から成る層であってもよい。

## 【0023】

第3の層113は、発光層を含む層である。第3の層113の層構造について特に限定はなく、単層でも多層でも構わない。例えば、図1に示すように、第3の層113は、発光層122の他、電子輸送層121、正孔輸送層123、正孔注入層124を含んでいてもよいし、或いは発光層のみから成る単層であってもよい。

## 【0024】

発光層122は発光物質を含む層である。ここで、発光物質とは、発光効率が良好で、所望の発光波長の発光をし得る物質である。第3の層113について特に限定はないが、発光物質が、発光物質の有するエネルギーギャップよりも大きいエネルギーギャップを有する物質からなる層中に、分散して含まれた層であることが好ましい。これによって、発光物質からの発光が、濃度に起因して消光してしまうことを防ぐことができる。なお、エネルギーギャップとはLUMO準位とHOMO準位との間のエネルギーギャップを言う。

## 【0025】

発光物質について特に限定はなく、発光効率が良好で、所望の発光波長の発光をし得る物質を用いればよい。例えば、赤色系の発光を得たいときには、4-ジシアノメチレン-2-イソプロビル-6-[2-(1,1,7,7-テトラメチルジュロリジン-9-イル)エテニル]-4H-ビラン(略称:DCJTI)、4-ジシアノメチレン-2-メチル-6-[2-(1,1,7,7-テトラメチルジュロリジン-9-イル)エテニル]-4H-ビラン(略称:DCJT)、4-ジシアノメチレン-2-tert-ブチル-6-[2-(1,1,7,7-テトラメチルジュロリジン-9-イル)エテニル]-4H-ビラン(略称:DCJTB)やペリフランテン、2,5-ジシアノ-1,4-ビス[2-(10-メトキシ-1,1,7,7-テトラメチルジュロリジン-9-イル)エテニル]ベンゼン等、600nmから680nmに発光スペクトルのピークを有する発光を呈する物質を用いることができる。また緑色系の発光を得たいときは、N,N'-ジメチルキナクリ

トロイウム・D M Q U N 、ノキソノマノキソノナジ、トロヘイオーナノノノドノアルミニウム（略称：Alq<sub>3</sub>）等、500 nmから550 nmに発光スペクトルのピークを有する発光を呈する物質を用いることができる。また、青色系の発光を得たいときは、9, 10-ビス（2-ナフチル）-tert-ブチルアントラセン（略称：t-BuDNA）、9, 9'-ビアントリル、9, 10-ジフェニルアントラセン（略称：DPA）、9, 10-ビス（2-ナフチル）アントラセン（略称：DNA）、ビス（2-メチル-8-キノリノラト）-4-フェニルフェノラトガリウム（略称：B Gaq）、ビス（2-メチル-8-キノリノラト）-4-フェニルフェノラトアルミニウム（略称：BA1q）等、420 nmから500 nmに発光スペクトルのピークを有する発光を呈する物質を用いることができる。

#### 【0026】

また、発光物質を分散状態にするために用いる物質について特に限定はなく、例えば、9, 10-ジ（2-ナフチル）-2-tert-ブチルアントラセン（略称：t-BuDNA）等のアントラセン誘導体、または4, 4'-ビス（N-カルバゾリル）ビフェニル（略称：CBP）等のカルバゾール誘導体の他、ビス【2-（2-ヒドロキシフェニル）ビリジナト】亜鉛（略称：Znpp<sub>2</sub>）、ビス【2-（2-ヒドロキシフェニル）ベンゾオキサゾラト】亜鉛（略称：ZnBOX）等の金属錯体等を用いることができる。

#### 【0027】

以上のような、発光素子において、第2の層112に含まれる電子輸送性物質の電子親和力と、第3の層113に含まれる層のうち第2の層112と接する層に含まれる物質の電子親和力との差は、好ましくは2 eV以下、より好ましくは1.5 eV以下である。また、第2の層112がn型の半導体から成るとき、n型の半導体の仕事関数と、第3の層113に含まれる層のうち第2の層112と接する層に含まれる物質の電子親和力との差は、好ましくは2 eV以下、より好ましくは1.5 eV以下である。

#### 【0028】

なお、第3の層113に含まれる層のうち第2の層112と接する層とは、第3の層113が本形態のような層構造を有するときは電子輸送層121がこれに該当する。そして、第3の層113が発光層のみから成るとき、または、電子輸送層121等を有しないときは発光層がこれに該当する。発光層が第2の層112と接する場合において、第3の層113に含まれる層のうち第2の層112と接する層に含まれる物質とは、発光物質を分散状態とするための物質、または発光物質そのものである。これは、Alq<sub>3</sub>等のように特に分散状態としなくても発光することができ、且つキャリアの輸送性の良い発光物質では、分散状態とすることなくAlq<sub>3</sub>のみから成る層そのものを発光層として機能させることができるためである。このように、第3の層113が第2の層112と第3の層113とを接合することによって、第2の層112から第3の層113への電子の注入が容易になる。

#### 【0029】

ここで、第1の電極101と第2の電極102とは、いずれか一若しくは両方が可視光を透過でき、導電性を有する物質で形成されていることが好ましい。これによって、第1の電極101と第2の電極102の少なくとも一方の電極を介して発光を外部に取り出すことができる。

#### 【0030】

第1の電極101について特に限定はなく、アルミニウムの他、インジウム錫酸化物（ITO）、または酸化珪素を含むインジウム錫酸化物、2～20%の酸化亜鉛を含む酸化インジウムの他、金（Au）、白金（Pt）、ニッケル（Ni）、タンクステン（W）、クロム（Cr）、モリブデン（Mo）、鉄（Fe）、コバルト（Co）、銅（Cu）、パラジウム（Pd）等を用いることができる。

#### 【0031】

また、第2の電極102についても特に限定はないが、本形態の発光素子のように第3の層113へ正孔を注入する機能を担うときは、仕事関数の大きい物質で形成されている

しかし例外的には、ケイ素シリカ酸化物（SiO<sub>2</sub>）、又には酸化珪素を含むバナジウム錫酸化物、2～20%の酸化亜鉛を含む酸化バナジウムの他、金（Au）、白金（Pt）、ニッケル（Ni）、タンクステン（W）、クロム（Cr）、モリブデン（Mo）、鉄（Fe）、コバルト（Co）、銅（Cu）、パラジウム（Pd）等を用いることができる。なお、第2の電極102は、例えばスパッタ法や蒸着法等を用いて形成することができる。

### 【0032】

なお、前述のように、本形態では、第2の層112と発光層122との間に電子輸送層121を有する。ここで、電子輸送層121とは、注入された電子を発光層122へ輸送する機能を有する層である。このように、電子輸送層121を設け、第1の電極101および金属が含まれた第2の層112と、発光層122とを離すことによって、発光が金属に起因して消光することを防ぐことができる。

### 【0033】

電子輸送層121について特に限定はなく、上述したAl<sub>2</sub>O<sub>3</sub>、Al<sub>2</sub>Mg<sub>3</sub>、BeB<sub>2</sub>O<sub>5</sub>、Ba<sub>2</sub>O<sub>3</sub>、Zn（BOX）<sub>2</sub>、Zn（BTZ）<sub>2</sub>、PBD、OXD-7、TAZ、p-EtTAZ、BPheN、BCP等を用いて形成すればよい。電子輸送層121は、前述のような正孔の移動度よりも電子の移動度が高い電子輸送性物質を用いて形成することが好ましい。また、電子輸送層121は、10<sup>-6</sup> cm<sup>2</sup>/Vs以上の電子移動度を有する物質を用いて形成することがより好ましい。また、電子輸送層121は、以上に述べた物質から成る層を二以上組み合わせて形成した多層構造の層であってもよい。

### 【0034】

また、本形態では、第2の電極102と発光層122との間には、図1に示すように、正孔輸送層123を有する。ここで、正孔輸送層123とは、第2の電極102から注入された正孔を発光層122へ輸送する機能を有する層である。このように、正孔輸送層123を設け、第2の電極102と発光層122とを離すことによって、発光が金属に起因して消光することを防ぐことができる。

### 【0035】

正孔輸送層123について、特に限定はなく、上述したα-NPD、TPD、TDAT-A、MTDATA、DNTPDなどを用いることができる。正孔輸送層123は、前述のような電子の移動度よりも正孔の移動度が高い正孔輸送性物質を用いて形成することが好ましい。また、正孔輸送層123は、10<sup>-6</sup> cm<sup>2</sup>/Vs以上の正孔移動度を有する物質を用いて形成することがより好ましい。また、正孔輸送層123は、以上に述べた物質から成る層を二以上組み合わせて形成した多層構造の層であってもよい。

### 【0036】

さらに、第2の電極102と正孔輸送層123との間には、図1に示すように、正孔注入層124を有していてもよい。ここで、正孔注入層124とは、第2の電極102から正孔輸送層123へ正孔の注入を補助する機能を有する層である。

### 【0037】

正孔注入層124について特に限定はなく、モリブデン酸化物やバナジウム酸化物、ルテニウム酸化物、タンクステン酸化物、マンガン酸化物等の金属酸化物によって形成されたものを用いることができる。この他、上述したH<sub>2</sub>Pc、CuPc、VOPc等のフタロシアニン系の化合物、DNTPD等の芳香族アミン系の化合物、或いはポリ（エチレンジオキシチオフェン）／ポリ（スチレンスルホン酸）混合物（PEDOT/PSS）等の高分子によっても正孔注入層124を形成することができる。また、上述した正孔輸送性物質と、その物質に対して電子受容性を示す物質とを含む層により、正孔注入層124を形成してもよい。

### 【0038】

以上に述べた本発明の発光素子は、発光時間の蓄積に伴った駆動電圧の増加が少なく、信頼性の高い素子である。なお、ここでは、任意の輝度を得るために印加する電圧を駆動電圧という。

また、本発明の発光素子は、正孔を発生する層（第1の層111）の膜厚に依存した、任意の電流を流すために印加する電圧の変化が少ない。その為、例えば、第1の層111の膜厚を厚くし、電極間の距離を長くすることによって、第1の電極101と第2の電極102との短絡を防ぐことが容易である。

#### 【0040】

##### (実施の形態2)

本形態では、正孔を発生する層の膜厚を調節することによって、発光の外部取り出し効率が高く、また採光面を見る角度に依存した発光スペクトルの変化が少なくなるように反射面から採光面までの光学距離を調節した発光素子の態様について図24を用いて説明する。

#### 【0041】

図24の発光素子は、第1の電極201と第2の電極202との間に、正孔を発生する第1の層211と、電子を発生する第2の層212と、発光物質を含む第3の層213とを有する。第1の層211と第2の層212と第3の層213とは、第2の層212を間に挟むように順に積層し、第1の層211は第1の電極と接し、第3の層213は第2の電極202と接する。

#### 【0042】

ここで、第1の電極201は、反射率の高い導電物から成る電極、所謂反射電極である。反射率の高い導電物としては、アルミニウム、銀の他、これら金属の合金(A1:Li合金、Mg:Ag合金など)等も用いることができる。また、反射率は、50%~100%が好ましい。また、第2の電極202は、可視光を透過できる導電物から成る電極である。可視光を透過できる導電物について特に限定ではなく、インジウム錫酸化物の他、酸化珪素を含むインジウム錫酸化物、2~20%の酸化亜鉛を含む酸化インジウム等を用いることができる。

#### 【0043】

第1の電極201の電位よりも第2の電極202の電位の方が高くなるように電圧を印加したとき、第1の層211から第1の電極201へは正孔が注入され、第2の層212から第3の層213へは電子が注入される。また第2の電極202から第3の層213へは正孔が注入される。

#### 【0044】

第3の層213において電子と正孔とは再結合し、これによって発光物質が励起状態となる。そして、励起状態になった発光物質が基底状態に戻るときに発光する。このようにして発光が生じる領域を特に発光領域という。そして、発光領域が形成されるように、発光物質を含んだ層を発光層という。なお、発光領域は、発光層の少なくとも一部において形成される。

#### 【0045】

本形態の発光素子において、第3の層213は、発光層222の他、電子輸送層221、正孔輸送層223、正孔注入層224とを含む。但し、第3の層213の層構造は、図24に示したものに限定されるものではなく、例えば発光層のみから成る単層構造のものであってもよい。

#### 【0046】

また、第1の層211、第2の層212、第3の層213は、それぞれ、実施の形態1に記載の第1の層111、第2の層112、第3の層113と同様の物質を用いて形成すればよい。また、電子輸送層221、発光層222、正孔輸送層223、正孔注入層224についても、それぞれ、実施の形態1に記載の電子輸送層121、発光層122、正孔輸送層123、正孔注入層124と同様の物質を用いて形成すればよい。

#### 【0047】

反射電極に光が入射した場合、反射光には位相の反転が生じる。これによって生じる光の干渉効果により、発光領域と反射電極との光学距離（即ち、屈折率×距離）が、発光波

式(4)において、 $n_{ii}d_{ii} + n_1d_1 + n_p d_p = \frac{(2m-1)\lambda}{4}$  の倍の時には発光の外部取り出し効率が高くなり、 $m/2$  倍 ( $m$  は任意の正の整数) 即ち、 $m=1/2, 1, 3/2, \dots$  倍の時には発光の外部取り出し効率が低くなる。

#### 【0048】

したがって、本形態の発光素子において、発光領域が発光層 222 と正孔輸送層 223 との界面近傍である場合は、下記式(4)を満たすように第1の層 211、第2の層 212、電子輸送層 221、発光層 222 の各膜厚を調節することが好ましい。これによって、発光を効率よく外部に取り出すことができる。また、 $d_i, d_{ii}$  の膜厚増加に伴う抵抗値の増加を低く抑えることができる。ここで、抵抗値とは、印加した電圧値 (V) を、印加した電圧に応じて発光素子に流れる電流 (mA) で割ることによって得られる値である。

#### 【0049】

##### 【数02】

$$n_i d_i + n_{ii} d_{ii} + n_1 d_1 + n_p d_p = \frac{(2m-1)\lambda}{4} \quad \dots (4)$$

#### 【0050】

式(4)において、 $n_i$  は第1の層 211 の屈折率、 $d_i$  は第1の層 211 の膜厚、 $n_{ii}$  は第2の層 212 の屈折率、 $d_{ii}$  は第2の層 212 の膜厚、 $n_1$  は電子輸送層 221 の屈折率、 $d_1$  は電子輸送層 221 の膜厚、 $n_p$  は発光層 222 の屈折率、 $d_p$  は発光層 222 の膜厚、 $\lambda$  は発光素子からの発光の波長、 $m$  は任意の正の整数を表す。

#### 【0051】

一方、本形態の発光素子において、発光領域が発光層 222 と電子輸送層 221 との界面近傍である場合は、式(5)を満たすように第1の層 211、第2の層 212、電子輸送層 221 の各膜厚を調節することが好ましい。これによって、発光を効率よく外部に取り出すことができる。また、 $d_i, d_{ii}$  の膜厚増加に伴う抵抗値の増加を低く抑えることができる。

#### 【0052】

##### 【数03】

$$n_i d_i + n_{ii} d_{ii} + n_1 d_1 = \frac{(2m-1)\lambda}{4} \quad \dots (5)$$

#### 【0053】

式(5)において、 $n_i$  は第1の層 211 の屈折率、 $d_i$  は第1の層 211 の膜厚、 $n_{ii}$  は第2の層 212 の屈折率、 $d_{ii}$  は第2の層 212 の膜厚、 $n_1$  は電子輸送層 221 の屈折率、 $d_1$  は電子輸送層 221 の膜厚、 $\lambda$  は発光素子からの発光の波長、 $m$  は任意の正の整数を表す。

#### 【0054】

また、本形態の発光素子において、発光層 222 の全域に渡り発光領域が形成される場合は、式(6)を満たすように第1の層 211、第2の層 212、電子輸送層 221 の各膜厚を調節することが好ましい。これによって、発光を効率よく外部に取り出すことができる。

##### 【数04】

$$\frac{(2m-1)\lambda}{4} - n_{ii} d_{ii} - n_1 d_1 - n_p d_p \leq n_i d_i \leq \frac{(2m-1)\lambda}{4} - n_{ii} d_{ii} - n_1 d_1 \quad \dots (6)$$

#### 【0055】

奴の i ににおいて、 $n_1$  は第 1 レベルの屈折率、 $d_1$  は第 1 レベルの膜厚、 $n_{ij}$  は第 2 の層 212 の屈折率、 $d_{ij}$  は第 2 の層 212 の膜厚、 $n_j$  は電子輸送層 221 の屈折率、 $d_j$  は電子輸送層 221 の膜厚、 $n_p$  は発光層 222 の屈折率、 $d_p$  は発光層 222 の膜厚、 $\lambda$  は発光素子からの発光の波長、 $m$  は任意の正の整数を表す。

### 【0056】

数式(4)、(5)、(6)において、 $m$  は  $1 \leq m \leq 10$  であることが好ましい。また、発光素子からの発光とは、発光素子外部に放射される、発光物質に由来した発光のことである。また、発光の波長とは、発光スペクトルにおいて極大値を示す波長についての理論値である。

### 【0057】

また、特に、第 1 の層 211 を正孔輸送性物質を用いて形成し、第 2 の層 212 を電子輸送性物質を用いて形成するときは、上記数式(4)、(5)、(6)において、特に  $d_{ij} \geq d_{ij}$  であることが好ましい。これによって、膜厚の増加に伴う抵抗値の増加をさらに少なくすることができます。これは、特に有機物については、電子輸送性物質よりも正孔輸送性物質の方が多く存在し、また、より高い電子移動度を有する電子輸送性物質よりも、より高い正孔移動度を有する正孔輸送性物質を得る方が容易である為である。このように、本発明の発光素子は、正孔輸送性物質を有效地に活用することが出来るものである。そして、正孔輸送性物質を有效地に活用することが出来ることに依って、発光素子を作製する為に用いる物質の選択性が拡がり、発光素子の作製が容易になる。

### 【0058】

なお、本形態では、第 2 の層 212 と発光層 222との間に、電子輸送層 221 を有する構造の発光素子について説明したが、電子輸送層 221 と異なる層を他に有していてもよい。その場合、数式(6)における  $n_1 d_1$  は、 $n_1 d_1 + n_2 d_2 + \dots + n_k d_k + \dots$  のように表される。

### 【0059】

#### (実施の形態 3)

本発明の発光素子は、発光時間の蓄積に伴った駆動電圧の増加が少なく信頼性の高い素子であるため、本発明の発光素子を例えれば画素部に適用することで、消費電力の増加の少ない発光装置を得ることができます。また、本発明の発光素子は、電極間の短絡を防ぐことが容易なため、本発明の発光素子を画素部に適用することで、短絡に起因した欠陥の少ない良好な画像を表示できる発光装置を得ることができます。また、本発明の発光素子は、発光の外部取り出し効率を容易にすることが容易なため、本発明の発光素子を画素部に適用することで、低消費電力で表示動作を行うことができる発光装置を得ることができます。

### 【0060】

本形態では、表示機能を有する発光装置の回路構成および駆動方法について図 3～6 を用いて説明する。

### 【0061】

図 3 は本発明を適用した発光装置を上面からみた模式図である。図 3において、基板 6500 上には、画素部 6511 と、ソース信号線駆動回路 6512 と、書込用ゲート信号線駆動回路 6513 と、消去用ゲート信号線駆動回路 6514 とが設けられている。ソース信号線駆動回路 6512 と、書込用ゲート信号線駆動回路 6513 と、消去用ゲート信号線駆動回路 6514 とは、それぞれ、配線群を介して、外部入力端子である FPC (フレキシブルプリントサーキット) 6503 と接続している。そして、ソース信号線駆動回路 6512 と、書込用ゲート信号線駆動回路 6513 と、消去用ゲート信号線駆動回路 6514 とは、それぞれ、FPC 6503 からビデオ信号、クロック信号、スタート信号、リセット信号等を受け取る。また FPC 6503 にはプリント配線基盤 (PWB) 6504 が取り付けられている。なお、駆動回路部は、上記のように必ずしも画素部 6511 と同一基板上に設けられている必要はなく、例えは、配線パターンが形成された FPC 上に IC チップを実装したもの (TCP) 等を利用し、基板外部に設けられていてもよい。

### 【0062】

図素部 0 0 1 には、ゲート間に並びに複数のノードが複数個並んで配列している。また、電流供給線が行方向に並んで配列している。また、画素部 6 5 1 1 には、行方向に伸びた複数のゲート信号線が列方向に並んで配列している。また画素部 6 5 1 1 には、発光素子を含む一組の回路が複数配列している。

#### 【0063】

図 4 は、一画素を動作するための回路を表した図である。図 4 に示す回路には、第 1 のトランジスタ 9 0 1 と第 2 のトランジスタ 9 0 2 と発光素子 9 0 3 とが含まれている。

#### 【0064】

第 1 のトランジスタ 9 0 1 と、第 2 のトランジスタ 9 0 2 とは、それぞれ、ゲート電極と、ドレイン領域と、ソース領域とを含む三端子の素子であり、ドレイン領域とソース領域の間にチャネル領域を有する。ここで、ソース領域とドレイン領域とは、トランジスタの構造や動作条件等によって変わるために、いずれかがソース領域またはドレイン領域であるかを限定することが困難である。そこで、本形態においては、ソースまたはドレインとして機能する領域を、それぞれ第 1 電極、第 2 電極と表記する。

#### 【0065】

ゲート信号線 9 1 1 と、書込用ゲート信号線駆動回路 9 1 3 とはスイッチ 9 1 8 によって電気的に接続または非接続の状態になるように設けられている。また、ゲート信号線 9 1 1 と、消去用ゲート信号線駆動回路 9 1 4 とはスイッチ 9 1 9 によって電気的に接続または非接続の状態になるように設けられている。また、ソース信号線 9 1 2 は、スイッチ 9 2 0 によってソース信号線駆動回路 9 1 5 または電源 9 1 6 のいずれかに電気的に接続するように設けられている。そして、第 1 のトランジスタ 9 0 1 のゲートはゲート信号線 9 1 1 に電気的に接続している。また、第 1 のトランジスタの第 1 電極はソース信号線 9 1 2 に電気的に接続し、第 2 電極は第 2 のトランジスタ 9 0 2 のゲート電極と電気的に接続している。第 2 のトランジスタ 9 0 2 の第 1 電極は電流供給線 9 1 7 と電気的に接続し、第 2 電極は発光素子 9 0 3 に含まれる一の電極と電気的に接続している。なお、スイッチ 9 1 8 は、書込用ゲート信号線駆動回路 9 1 3 に含まれていてもよい。またスイッチ 9 1 9 についても消去用ゲート信号線駆動回路 9 1 4 の中に含まれていてもよい。また、スイッチ 9 2 0 についてもソース信号線駆動回路 9 1 5 の中に含まれていてもよい。

#### 【0066】

また画素部におけるトランジスタや発光素子等の配置について特に限定はないが、例えば図 5 の上面図に表すように配置することができる。図 5 において、第 1 のトランジスタ 1 0 0 1 の第 1 電極はソース信号線 1 0 0 4 に接続し、第 2 の電極は第 2 のトランジスタ 1 0 0 2 のゲート電極に接続している。また第 2 トランジスタの第 1 電極は電流供給線 1 0 0 5 に接続し、第 2 電極は発光素子の電極 1 0 0 6 に接続している。ゲート信号線 1 0 0 3 の一部は第 1 のトランジスタ 1 0 0 1 のゲート電極として機能する。

#### 【0067】

次に、駆動方法について説明する。図 6 は時間経過に伴ったフレームの動作について説明する図である。図 6 において、横方向は時間経過を表し、縦方向はゲート信号線の走査段数を表している。

#### 【0068】

本発明の発光装置を用いて画像表示を行うとき、表示期間においては、画面の書き換え動作と表示動作とが繰り返し行われる。この書き換え回数について特に限定はないが、画像を見る人がちらつき（フリッカ）を感じないように少なくとも 1 秒間に 60 回程度とすることが好ましい。ここで、一画面（1 フレーム）の書き換え動作と表示動作を行なう期間を 1 フレーム期間という。

#### 【0069】

1 フレームは、図 6 に示すように、書き込み期間 5 0 1 a、5 0 2 a、5 0 3 a、5 0 4 a と保持期間 5 0 1 b、5 0 2 b、5 0 3 b、5 0 4 b を含む 4 つのサブフレーム 5 0 1、5 0 2、5 0 3、5 0 4 に時分割されている。発光するための信号を与えられた発光素子は、保持期間において発光状態となっている。各々のサブフレームにおける保持期

間の比率は、 $2^3 : 2^2 : 2^1 : 2^0 = 8 : 4 : 2 : 1$  となっている。これによって 4 ビット階調を表現することができる。但し、ビット数及び階調数はここに記すものに限定されず、例えば 8 つのサブフレームを設け 8 ビット階調を行えるようにしてもよい。

#### 【0070】

1 フレームにおける動作について説明する。まず、サブフレーム 501において、1 行目から最終行まで順に書き込み動作が行われる。従って、行によって書き込み期間の開始時間が異なる。書き込み期間 501a が終了した行から順に保持期間 501b へと移る。当該保持期間において、発光するための信号を与えられている発光素子は発光状態となっている。また、保持期間 501b が終了した行から順に次のサブフレーム 502 へ移り、サブフレーム 501 の場合と同様に 1 行目から最終行まで順に書き込み動作が行われる。以上のような動作を繰り返し、サブフレーム 504 の保持期間 504b 迄終了する。サブフレーム 504 における動作を終了したら次のフレームへ移る。このように、各サブフレームにおいて発光した時間の積算時間が、1 フレームにおける各々の発光素子の発光時間となる。この発光時間を発光素子ごとに変えて一画素内で様々に組み合わせることによって、明度および色度の異なる様々な表示色を形成することができる。

#### 【0071】

サブフレーム 504 のように、最終行目までの書込が終了する前に、既に書込を終え、保持期間に移行した行における保持期間を強制的に終了させたいときは、保持期間 504b の後に消去期間 504c を設け、強制的に非発光の状態となるように制御することが好みしい。そして、強制的に非発光状態にした行については、一定期間、非発光の状態を保つ（この期間を非発光期間 504d とする。）。そして、最終行目の書込期間が終了したら直ちに、一行目から順に次の（またはフレーム）の書込期間に移行する。これによって、サブフレーム 504 の書き込み期間と、その次のサブフレームの書き込み期間とが重畳することを防ぐことができる。

#### 【0072】

なお、本形態では、サブフレーム 501 乃至 504 は保持期間の長いものから順に並んでいるが、必ずしも本実施例のような並びにする必要はなく、例えば保持期間の短いものから順に並べられてもよいし、または保持期間の長いものと短いものとがランダムに並んでいてもよい。また、サブフレームは、さらに複数のフレームに分割されていてもよい。つまり、同じ映像信号を与えている期間、ゲート信号線の走査を複数回行ってもよい。

#### 【0073】

ここで、書込期間および消去期間における、図 4 で示す回路の動作について説明する。

#### 【0074】

まず書込期間における動作について説明する。書込期間において、n 行目（n は自然数）のゲート信号線 911 は、スイッチ 918 を介して書込用ゲート信号線駆動回路 913 と電気的に接続し、消去用ゲート信号線駆動回路 914 とは非接続である。また、ソース信号線 912 はスイッチ 920 を介してソース信号線駆動回路と電気的に接続している。ここで、n 行目（n は自然数）のゲート信号線 911 に接続した第 1 のトランジスタ 901 のゲートに信号が入力され、第 1 のトランジスタ 901 はオンとなる。そして、この時、1 列目から最終列目迄のソース信号線に同時に映像信号が入力される。なお、各列のソース信号線 912 から入力される映像信号は互いに独立したものである。ソース信号線 912 から入力された映像信号は、各々のソース信号線に接続した第 1 のトランジスタ 901 を介して第 2 のトランジスタ 902 のゲート電極に入力される。この時第 2 のトランジスタ 902 に入力された信号によって、電流供給線 917 から発光素子 903 へ供給される電流値が決まる。そして、その電流値に依存して発光素子 903 は発光または非発光が決まる。例えば、第 2 のトランジスタ 902 が P チャネル型である場合は、第 2 のトランジスタ 902 のゲート電極に Low Level の信号が入力されることによって発光素

」を示す。一方、第2のトランジスタ902のゲート電極にHigh Levelの信号が入力されることによって発光素子903が発光する。

#### 【0075】

次に消去期間における動作について説明する。消去期間において、n行目（nは自然数）のゲート信号線911は、スイッチ919を介して消去用ゲート信号線駆動回路914と電気的に接続し、書込用ゲート信号線駆動回路913とは非接続である。また、ソース信号線912はスイッチ920を介して電源916と電気的に接続している。ここで、n行目のゲート信号線911に接続した第1のトランジスタ901のゲートに信号が入力され、第1のトランジスタ901はオンとなる。そして、この時、1列目から最終列目迄のソース信号線に同時に消去信号が入力される。ソース信号線912から入力された消去信号は、各々のソース信号線に接続した第1のトランジスタ901を介して第2のトランジスタ902のゲート電極に入力される。この時第2のトランジスタ902に入力された信号によって、電流供給線917から発光素子903への電流の供給が阻止される。そして、発光素子903は強制的に非発光となる。例えは、第2のトランジスタ902がPチャネル型である場合は、第2のトランジスタ902のゲート電極にHigh Levelの信号が入力されることによって発光素子903は非発光となる。一方、第2のトランジスタ902がNチャネル型である場合は、第2のトランジスタ902のゲート電極にLow Levelの信号が入力されることによって発光素子903は非発光となる。

#### 【0076】

なお、消去期間では、n行目（nは自然数）については、以上に説明したような動作によって消去する為の信号を入力する。しかし、前述のように、n行目が消去期間であると共に、他の行（m行目（mは自然数）とする。）については書込期間となる場合がある。このような場合、同じ列のソース信号線を利用してn行目には消去の為の信号を、m行目には書込の為の信号を入力する必要があるため、以下に説明するような動作させることが好ましい。

#### 【0077】

先に説明した消去期間における動作によって、n行目の発光素子903が非発光となつた後、直ちに、ゲート信号線と消去用ゲート信号線駆動回路914とを非接続の状態すると共に、スイッチ918を切り替えてソース信号線とソース信号線駆動回路915と接続させる。そして、ソース信号線とソース信号線駆動回路915とを接続させると共に、ゲート信号線と書込用ゲート信号線駆動回路913とを接続させる。そして、書込用ゲート信号線駆動回路913からm行目の信号線に選択的に信号が入力され、第1のトランジスタがオンすると共に、ソース信号線駆動回路915からは、1列目から最終列目迄のソース信号線に書込の為の信号が入力される。この信号によって、m行目の発光素子は、発光または非発光となる。

#### 【0078】

以上のようにしてm行目について書込期間を終えたら、直ちに、n+1行目の消去期間に移行する。その為に、ゲート信号線と書込用ゲート信号線駆動回路913を非接続すると共に、スイッチ918を切り替えてソース信号線を電源916と接続する。また、ゲート信号線と書込用ゲート信号線駆動回路913を非接続すると共に、ゲート信号線については、消去用ゲート信号線駆動回路914と接続状態にする。そして、消去用ゲート信号線駆動回路914からn+1行目のゲート信号線に選択的に信号を入力して第1のトランジスタに信号をオンすると共に、電源916から消去信号が入力される。このようにして、n+1行目の消去期間を終えたら、直ちに、m行目の書込期間に移行する。以下、同様に、消去期間と書込期間とを繰り返し、最終行目の消去期間まで動作させればよい。

#### 【0079】

なお、本形態では、n行目の消去期間とn+1行目の消去期間との間にm行目の書込期間を設ける様について説明したが、これに限らず、n-1行目の消去期間とn行目の消去期間との間にm行目の書込期間を設けてもよい。

また、本形態では、サブフレーム504のように非発光期間504dを設けるときおいて、消去用ゲート信号線駆動回路914と或る一のゲート信号線とを非接続状態にすると共に、書込用ゲート信号線駆動回路913と他のゲート信号線とを接続状態にする動作を繰り返している。このような動作は、特に非発光期間を設けないフレームにおいて行っても構わない。

### 【0081】

#### (実施の形態4)

本発明の発光素子を含む発光装置の断面図の一態様について、図7を用いて説明する。

### 【0082】

図7において、点線で囲まれているのは、本発明の発光素子12を駆動するために設けられているトランジスタ11である。発光素子12は、第1の電極13と第2の電極14との間に正孔を発生する層と電子を発生する層と発光物質を含む層とが積層された層15を有する本発明の発光素子である。トランジスタ11のドレインと第1の電極13とは、第1層間絶縁膜16(16a、16b、16c)を貫通している配線17によって電気的に接続されている。また、発光素子12は、隔壁層18によって、隣接して設けられている別の発光素子と分離されている。このような構成を有する本発明の発光装置は、本形態において、基板10上に設けられている。

### 【0083】

なお、図7に示されたトランジスタ11は、半導体層を中心として基板と逆側にゲート電極が設けられたトップゲート型のものである。但し、トランジスタ11の構造については、特に限定はなく、例えはボトムゲート型のものでもよい。またボトムゲートの場合には、チャネルを形成する半導体層の上に保護膜が形成されたもの(チャネル保護型)でもよいし、或いはチャネルを形成する半導体層の一部が凹状になったもの(チャネルエッチ型)でもよい。なお、21はゲート電極、22はゲート絶縁膜、23は半導体層、24はn型の半導体層、25は電極、26は保護膜である。

### 【0084】

また、トランジスタ11を構成する半導体層は、結晶性、非結晶性のいずれのものでもよい。また、セミアモルファス等でもよい。

### 【0085】

なお、セミアモルファスな半導体とは、次のようなものである。非晶質と結晶構造(単結晶、多結晶を含む)の中間的な構造を有し、自由エネルギー的に安定な第3の状態を有する半導体であって、短距離秩序を持ち格子歪みを有する結晶質な領域を含んでいるものである。また少なくとも膜中の一部の領域には、0.5~20nmの結晶粒を含んでいる。ラマンスペクトルが $520\text{ cm}^{-1}$ よりも低波数側にシフトしている。X線回折ではSi結晶格子に由来するとされる(111)、(220)の回折ピークが観測される。未結合手(ダンクリングボンド)の中和剤として水素またはハロゲンを少なくとも1原子%またはそれ以上含ませている。所謂微結晶半導体(マイクロクリスタル半導体)とも言われている。珪化物気体をグロー放電分解(プラズマCVD)して形成する。珪化物気体としては、SiH<sub>4</sub>、その他にもSi<sub>2</sub>H<sub>6</sub>、SiH<sub>2</sub>C<sub>1</sub><sub>2</sub>、SiHC<sub>1</sub><sub>3</sub>、SiC<sub>1</sub><sub>4</sub>、SiF<sub>4</sub>などを用いることが可。この珪化物気体をH<sub>2</sub>、又は、H<sub>2</sub>とHe、Ar、Kr、Neから選ばれた一種または複数種の希ガス元素で希釈しても良い。希釈率は2~1000倍の範囲。圧力は概略0.1Pa~133Paの範囲、電源周波数は1MHz~120MHz、好ましくは13MHz~60MHz。基板加熱温度は300℃以下でよく、好ましくは100~250℃。膜中の不純物元素として、酸素、窒素、炭素などの大気成分の不純物は $1\times10^{20}/\text{cm}^3$ 以下とすることが望ましく、特に、酸素濃度は $5\times10^{19}/\text{cm}^3$ 以下、好ましくは $1\times10^{19}/\text{cm}^3$ 以下とする。なお、セミアモルファスなものを有する半導体を用いたTFT(薄膜トランジスタ)の移動度はおよそ $1\sim10\text{ m}^2/\text{V sec}$ となる。

### 【0086】

よし、半導体層が和田江のモノソリ共併列しては、半導体層には多層構造、或いはシリコンゲルマニウム等から成るもののが挙げられる。これらはレーザー結晶化によって形成されたものでもよいし、例えばニッケル等を用いた固相成長法による結晶化によって形成されたものでもよい。

### 【0087】

なお、半導体層が非晶質の物質、例えばアモルファスシリコンで形成される場合には、トランジスタ11およびその他のトランジスタ（発光素子を駆動するための回路を構成するトランジスタ）は全てNチャネル型トランジスタで構成された回路を有する発光装置であることが好ましい。それ以外については、Nチャネル型またはPチャネル型のいずれか一のトランジスタで構成された回路を有する発光装置でもよいし、両方のトランジスタで構成された回路を有する発光装置でもよい。

### 【0088】

さらに、第1層間絶縁膜16は、図7(A)、(C)に示すように多層でもよいし、または単層でもよい。なお、16aは酸化珪素や窒化珪素のような無機物から成り、16bはアクリルやシロキサン（シリコン(Si)と酸素(O)との結合で骨格構造が構成され、置換基に少なくとも水素を含む物質）、塗布成膜可能な酸化珪素等の自己平坦性を有する物質から成る。さらに、16cはアルゴン(Argon)を含む窒化珪素膜から成る。なお、各層を構成する物質については、特に限定はなく、ここに述べたもの以外のものを用いてもよい。また、これら以外の物質から成る層をさらに組み合わせてもよい。このように、第1層間絶縁膜16は、無機物または有機物の両方を用いて形成されたものでもよいし、または無機膜と有機膜のいずれか一で形成されたものでもよい。

### 【0089】

隔壁層18は、エッジ部において、曲率半径が連続的に変化する形状であることが好ましい。また隔壁層18は、アクリルやシロキサン、レジスト、酸化珪素等を用いて形成される。なお隔壁層18は、無機膜と有機膜のいずれか一で形成されたものでもよいし、または両方を用いて形成されたものでもよい。

### 【0090】

なお、図7(A)、(C)では、第1層間絶縁膜16のみがトランジスタ11と発光素子12の間に設けられた構成であるが、図7(B)のように、第1層間絶縁膜16(16a、16b)の他、第2層間絶縁膜19(19a、19b)が設けられた構成のものであってもよい。図7(B)に示す発光装置においては、第1の電極13は第2層間絶縁膜19を貫通し、配線17と接続している。

### 【0091】

第2層間絶縁膜19は、第1層間絶縁膜16と同様に、多層でもよいし、または単層でもよい。19aはアクリルやシロキサン（シリコン(Si)と酸素(O)との結合で骨格構造が構成され、置換基に少なくとも水素を含む物質）、塗布成膜可能な酸化珪素等の自己平坦性を有する物質から成る。さらに、19bはアルゴン(Argon)を含む窒化珪素膜から成る。なお、各層を構成する物質については、特に限定はなく、ここに述べたもの以外のものを用いてもよい。また、これら以外の物質から成る層をさらに組み合わせてもよい。このように、第2層間絶縁膜19は、無機物または有機物の両方を用いて形成されたものでもよいし、または無機膜と有機膜のいずれか一で形成されたものでもよい。

### 【0092】

発光素子12において、第1の電極および第2の電極がいずれも透光性を有する物質で構成されている場合、図7(A)の白抜きの矢印で表されるように、第1の電極13側と第2の電極14側の両方から発光を取り出すことができる。また、第2の電極14のみが透光性を有する物質で構成されている場合、図7(B)の白抜きの矢印で表されるように、第2の電極14側のみから発光を取り出すことができる。この場合、第1の電極13は反射率の高い材料で構成されているか、または反射率の高い材料から成る膜（反射膜）が第1の電極13の下方に設けられていることが好ましい。また、第1の電極13のみが透光性を有する物質で構成されている場合、図7(C)の白抜きの矢印で表されるように、

第1の電極10開口部の丸を取る山りこぼしである。この場合、第2の電極14は反射率の高い材料で構成されているか、または反射膜が第2の電極14の上方に設けられていることが好ましい。

#### 【0093】

また、発光素子12は、第1の電極13の電位よりも第2の電極14の電位が高くなるように電圧を印加したときに動作するように層15が積層されたものであってもよいし、或いは、第1の電極13の電位よりも第2の電極14の電位が低くなるように電圧を印加したときに動作するように層15が積層されたものであってもよい。前者の場合、トランジスタ11はNチャネル型トランジスタであり、後者の場合、トランジスタ11はPチャネル型トランジスタである。

#### 【0094】

以上のように、本実施の形態では、トランジスタによって発光素子の駆動を制御するアクティブ型の発光装置について説明したが、この他、トランジスタ等の駆動用の素子を特に設けずに発光素子を駆動させるパッシブ型の発光装置であってもよい。パッシブ型の発光装置においても、低駆動電圧で動作する本発明の発光素子を含むことによって、低消費電力で駆動させることができる。

#### 【0095】

##### (実施の形態5)

本発明の発光装置を実装することによって、表示部等に関する消費電力の増加が少ない電子機器を得ることができる。また、本発明の発光装置を実装することによって、画素の欠陥等が少なく良好な画像を表示できる表示装置等の電子機器を得ることができる。また、本発明の発光装置を実装することによって、消費電力の少ない電子機器を得ることができる。

#### 【0096】

本発明を適用した発光装置を実装した電子機器の一実施例を図8に示す。

#### 【0097】

図8(A)は、本発明を適用して作製したノート型のパーソナルコンピュータであり、本体5521、筐体5522、表示部5523、キーボード5524などによって構成されている。本発明の発光素子を有する発光装置を表示部として組み込むことでパーソナルコンピュータを完成できる。

#### 【0098】

図8(B)は、本発明を適用して作製した電話機であり、本体5552には表示部5551と、音声出力部5554、音声入力部5555、操作スイッチ5556、5557、アンテナ5553等によって構成されている。本発明の発光素子を有する発光装置を表示部として組み込むことで電話機を完成できる。

#### 【0099】

図8(C)は、本発明を適用して作製したテレビ受像機であり、表示部5531、筐体5532、スピーカー5533などによって構成されている。本発明の発光素子を有する発光装置を表示部として組み込むことでテレビ受像機を完成できる。

#### 【0100】

以上のように本発明の発光装置は、各種電子機器の表示部として用いるのに非常に適している。

#### 【0101】

なお、本形態では、パーソナルコンピュータについて述べているが、この他に電話機、ナビゲーション装置、或いは照明機器等に本発明の発光素子を有する発光装置を実装しても構わない。

##### (実施例1)

#### 【0102】

本実施例では、正孔を発生する機能を有する層において、正孔輸送性物質と、その物質に対し電子受容性を示す物質との混合割合が異なる四つの発光素子、発光素子(1)、発

ル系」(ムノ)、九ル系」(ロノ)、九ル系」(生ノソ)は製法伝記、これらソリ系」ソ付にノ  
いて図2を用いて説明する。

#### 【0103】

基板701上に、シリコンを含有したインジウム錫酸化物を、スパッタリング法によって成膜し、第2の電極702を形成した。ここで、膜厚は110nmとなるようにした。なお、基板701はガラスから成るものを用いた。

#### 【0104】

次に、第2の電極702の上に、モリブデン酸化物を、真空蒸着法によって成膜し、モリブデン酸化物から成る第11の層703を形成した。ここで、膜厚は5nmとなるようにした。

#### 【0105】

次に、第11の層703上に、4,4'-ビス[N-(1-ナフチル)-N-フェニルアミノ]ビフェニル(略称:NPB)を、真空蒸着法によって成膜し、NPBから成る第12の層704を形成した。ここで、膜厚は55nmとなるようにした。

#### 【0106】

次に第12の層704の上に、Alq<sub>3</sub>とクマリン6とを、共蒸着法によって成膜し、トリス(8-キノリノラート)アルミニウム(略称:Alq<sub>3</sub>)とクマリン6とを含む第13の層705を形成した。ここで、Alq<sub>3</sub>とクマリン6との重量比は1対0.005となるように調節した。これによって、クマリン6はAlq<sub>3</sub>の中に分散された状態となる。また、膜厚は、35nmとなるようにした。なお、共蒸着法とは、複数の蒸発源から同時に蒸着を行う蒸着法である。

#### 【0107】

次に第13の層705の上に、Alq<sub>3</sub>を、真空蒸着法によって成膜し、Alq<sub>3</sub>から成る第14の層706を形成した。ここで、膜厚は10nmと成るようにした。

#### 【0108】

次に、第14の層706の上に、Alq<sub>3</sub>とリチウムとを、共蒸着法によって成膜し、Alq<sub>3</sub>とリチウム(Li)とを含む第2の層707を形成した。ここで、Alq<sub>3</sub>とリチウムとの重量比は1対0.01となるように調節した。これによって、リチウムはAlq<sub>3</sub>の中に分散された状態となる。また、膜厚は10nmとなるようにした。

#### 【0109】

次に、第2の層707の上に、NPBとモリブデン酸化物とを、共蒸着法によって成膜し、NPBとモリブデン酸化物とを含む第1の層708を形成した。ここで、発光素子(1)については、NPBとモリブデン酸化物とのモル比は0.5(=NPB/モリブデン酸化物)となるように調節した。また、発光素子(2)については、NPBとモリブデン酸化物とのモル比は1.0(=NPB/モリブデン酸化物)となるように調節した。また、発光素子(3)については、NPBとモリブデン酸化物とのモル比は1.5(=NPB/モリブデン酸化物)となるように調節した。また、発光素子(4)については、NPBとモリブデン酸化物とのモル比は2.0(=NPB/モリブデン酸化物)となるように調節した。また、膜厚は、それぞれ、20nmとなるようにした。

#### 【0110】

次に、第1の層708の上に、アルミニウムを、真空蒸着法によって成膜し、第1の電極709を形成した。膜厚は、100nmとなるようにした。

#### 【0111】

以上のようにして作製した発光素子において、第1の電極709の電位よりも第2の電極702の電位が高くなるように電圧を印加して電流を流すと、第1の層708において発生した正孔は第1の電極709へ注入され、第2の層707において発生した電子は第14の層706へ注入され、第2の電極702から第11の層703へは正孔が注入される。そして、第2の電極702から注入された正孔と、第2の層707から注入された電子とは、第13の層705において再結合し、クマリン6が発光する。このように、第13の層705は発光層として機能する。なお、第11の層703は、正孔注入層として機

比し、第1層701～704は正孔抑制層として機能し、第1層705～708は電子抑制層として機能する。また、本実施例の発光素子では、第14の層706を形成している物質と第2の層707に含まれる電子輸送性物質は、いずれもAl<sub>2</sub>O<sub>3</sub>であり、電子親和力は同等である。

### 【0112】

本実施例の発光素子の電圧-輝度特性を図9に、電流密度-輝度特性を図10に、電圧-電流特性を図11に示す。図9において、横軸は電圧(V)、縦軸は輝度(cd/m<sup>2</sup>)を表す。また、図10において、横軸は電流密度(mA/cm<sup>2</sup>)、縦軸は輝度(cd/m<sup>2</sup>)を表す。また、図11において、横軸は電圧(V)、縦軸は電流(mA)を表す。図9～11において、▲印は発光素子(1)、●印は発光素子(2)、○印は発光素子(3)、■印は発光素子(4)の特性を表す。

### 【0113】

図9～11から、いずれの発光素子についても、良好に動作していることが分かる。また、特に、第1の層708におけるNPBとモリブデン酸化物とのモル比(=NPB/モリブデン酸化物)が1～2である発光素子(2)～(4)では、任意の電圧を印加したときに得られる輝度が高く、また電流値も大きいことが分かる。このように、NPBとモリブデン酸化物とのモル比(=NPB/モリブデン酸化物)が1～2になるように調節することで、低い駆動電圧で動作する発光素子を得られる。

### 【0114】

次に、本実施例の発光素子について、連続点灯試験を行った結果について説明する。連続点灯試験は、上記のようにして作製した発光素子を、窒素雰囲気で封止した後、常温下で、次のようにして行った。

### 【0115】

図10からも分かるように、初期状態の本発明の発光素子において、3000cd/m<sup>2</sup>の輝度で発光するために必要な電流密度は26.75mA/cm<sup>2</sup>である。本実施例では、26.75mA/cm<sup>2</sup>の電流を一定時間を流し続け、26.75mA/cm<sup>2</sup>の電流を流すのに必要な電圧の経時変化、並びに輝度の経時変化について調べた。測定結果を図12、13に示す。図12において、横軸は経過した時間(hour)、縦軸は26.75mA/cm<sup>2</sup>の電流を流すのに必要な電圧(V)を表す。また、図13において、横軸は経過した時間(hour)、縦軸は輝度(任意単位)を表す。なお、輝度(任意単位)は、初期状態の輝度を100として表した、初期輝度に対する相対値(任意時間における輝度を初期輝度で割り、さらに100倍して求めた値。)である。

### 【0116】

図12より、いずれの発光素子においても26.75mA/cm<sup>2</sup>の電流密度の電流を流すのに必要な電圧は、100時間経過後において、初期状態よりも約1Vしか高くなっていることが分かる。このことから、本発明の発光素子が、経時変化に伴った電圧の上昇の少ない良好な素子であることが分かる。

## 【実施例2】

### 【0117】

本発明の発光素子の作製方法について図14を用いて説明する。

### 【0118】

基板731上に、シリコンを含有したインジウム錫酸化物を、スパッタリング法によって成膜し、第2の電極732を形成した。ここで、膜厚は110nmとなるようにした。なお、基板731はガラスから成るものを用いた。

### 【0119】

次に、第2の電極732の上に、モリブデン酸化物とNPBとを、共蒸着法によって成膜し、モリブデン酸化物とNPBとを含む第11の層733を形成した。ここで、膜厚は50nmとなるようにした。

### 【0120】

次に、第11の層733上に、NPBを、真空蒸着法によって成膜し、NPBから成る

第 1 ムリ層 7 3 4 を形成した。ここで、膜厚は 1 0 n m となるようにした。

### 【0121】

次に第 1 2 の層 7 3 4 の上に、Al<sub>q</sub><sub>3</sub>とクマリン 6 とを、共蒸着法によって成膜し、トリス(8-キノリノラート)アルミニウム(略称: Al<sub>q</sub><sub>3</sub>)とクマリン 6 とを含む第 1 3 の層 7 3 5 を形成した。ここで、Al<sub>q</sub><sub>3</sub>とクマリン 6 との重量比は 1 対 0. 0 0 5 となるように調節した。これによって、クマリン 6 は Al<sub>q</sub><sub>3</sub>の中に分散された状態となる。また、膜厚は、3 5 n m となるようにした。なお、共蒸着法とは、複数の蒸発源から同時に蒸着を行う蒸着法である。

### 【0122】

次に第 1 3 の層 7 3 5 の上に、Al<sub>q</sub><sub>3</sub>を、真空蒸着法によって成膜し、Al<sub>q</sub><sub>3</sub>から成る第 1 4 の層 7 3 6 を形成した。ここで、膜厚は 1 0 n m となるようにした。

### 【0123】

次に、第 1 4 の層 7 3 6 の上に、Al<sub>q</sub><sub>3</sub>とリチウムとを、共蒸着法によって成膜し、Al<sub>q</sub><sub>3</sub>とリチウム(Li)とを含む第 2 の層 7 3 7 を形成した。ここで、Al<sub>q</sub><sub>3</sub>とリチウムとの重量比は 1 対 0. 0 1 となるように調節した。これによって、リチウムは Al<sub>q</sub><sub>3</sub>の中に分散された状態となる。また、膜厚は 1 0 n m となるようにした。

### 【0124】

次に、第 2 の層 7 3 7 の上に、NPB とモリブデン酸化物とを、共蒸着法によって成膜し、NPB とモリブデン酸化物とを含む第 1 の層 7 3 8 を形成した。

ここで、NPB とモリブデン酸化物とのモル比は 1. 0 (= NPB / モリブデン酸化物) となるように調節した。また、膜厚は、2 0 n m となるようにした。

### 【0125】

次に、第 1 の層 7 3 8 の上に、アルミニウムを、真空蒸着法によって成膜し、第 1 の電極 7 3 9 を形成した。膜厚は、1 0 0 n m となるようにした。

### 【0126】

以上のようにして作製した発光素子において第 1 の電極 7 3 9 の電位よりも第 2 の電極 7 3 2 の電位が高くなるように電圧を印加して電流を流すと、第 1 の層 7 3 8 において発生した正孔は第 1 の電極 7 3 9 へ注入され、第 2 の層 7 3 7 において発生した電子は第 1 4 の層 7 3 6 へ注入され、第 2 の電極 7 3 2 から第 1 1 の層 7 3 3 へは正孔が注入される。そして、第 2 の電極 7 3 2 から注入された正孔と、第 2 の層 7 3 7 から注入された電子とは、第 1 3 の層 7 3 5 において再結合し、クマリン 6 が発光する。このように、第 1 3 の層 7 3 5 は発光層として機能する。なお、第 1 1 の層 7 3 3 は、正孔注入層として機能し、第 1 2 の層 7 3 4 は正孔輸送層として機能し、第 1 4 の層 7 3 6 は電子輸送層として機能する。また、本実施例の発光素子では、第 1 4 の層 7 3 6 を形成している物質と第 2 の層 7 3 7 に含まれる電子輸送性物質は、いずれも Al<sub>q</sub><sub>3</sub>であり、電子親和力は同等である。

### 【0127】

#### (比較例)

次に比較例の発光素子の作製方法について図 1 5 を用いて説明する。

### 【0128】

基板 7 5 1 上に、シリコンを含有したインジウム錫酸化物を、スパッタリング法によって成膜し、第 2 の電極 7 5 2 を形成した。ここで、膜厚は 1 1 0 n m となるようにした。なお、基板 7 5 1 はガラスから成るもの用いた。

### 【0129】

次に、第 2 の電極 7 5 2 の上に、モリブデン酸化物と NPB とを、共蒸着法によって成膜し、モリブデン酸化物と NPB とを含む第 1 1 の層 7 5 3 を形成した。ここで、膜厚は 5 0 n m となるようにした。

### 【0130】

次に、第 1 1 の層 7 5 3 上に、NPB を、真空蒸着法によって成膜し、NPB から成る第 1 2 の層 7 5 4 を形成した。ここで、膜厚は 1 0 n m となるようにした。

次に第12の層754の上に、Al<sub>q</sub><sub>3</sub>とクマリン6とを、共蒸着法によって成膜し、Al<sub>q</sub><sub>3</sub>とクマリン6とを含む第13の層755を形成した。ここで、Al<sub>q</sub><sub>3</sub>とクマリン6との重量比は1対0.005となるように調節した。これによって、クマリン6はAl<sub>q</sub><sub>3</sub>の中に分散された状態となる。また、膜厚は、35nmとなるようにした。

### 【0132】

次に第13の層755の上に、Al<sub>q</sub><sub>3</sub>を、真空蒸着法によって成膜し、Al<sub>q</sub><sub>3</sub>から成る第14の層756を形成した。ここで、膜厚は10nmと成るようにした。

### 【0133】

次に、第14の層756の上に、Al<sub>q</sub><sub>3</sub>とリチウムとを、共蒸着法によって成膜し、Al<sub>q</sub><sub>3</sub>とリチウム(Li)とを含む第2の層757を形成した。ここで、Al<sub>q</sub><sub>3</sub>とリチウムとの重量比は1対0.01となるように調節した。これによって、リチウムはAl<sub>q</sub><sub>3</sub>の中に分散された状態となる。また、膜厚は10nmとなるようにした。

### 【0134】

次に、第2の層757の上に、アルミニウムを、真空蒸着法によって成膜し、第1の電極758を形成した。膜厚は、100nmとなるようにした。

### 【0135】

以上のようにして、実施例2の本発明の発光素子に対する比較例の発光素子を作製した。以上のことから分かるように、比較例の発光素子においては、実施例2の第1の層738に相当する層が含まれていない。

### 【0136】

実施例2の発光素子と、比較例の発光素子の電圧-輝度特性を図16に電圧-電流特性を図17に示す。図16において横軸は電圧(V)、縦軸は輝度(cd/m<sup>2</sup>)を表す。また、図17において横軸は電圧(V)、縦軸は電流(mA)を表す。図16、17において、●印は実施例2(本発明)の発光素子の特性を表し、▲印は比較例の発光素子の特性を表す。

### 【0137】

図16から、任意の電圧を印加したときに得られる輝度は、本発明の発光素子の方が比較例の発光素子よりも高いことが分かる。また、図17から、任意の電圧を印加したときに発光素子に流れる電流は、本発明の発光素子の方が比較例の発光素子よりも多いことが分かる。以上のことから、本発明の発光素子は、低い駆動電圧で動作することができる良好な素子であることが分かる。

### 【0138】

なお、実施例1および実施例2のいずれの発光素子についても、発光層として機能する層の他、正孔注入層、正孔輸送層、電子輸送層等として機能する層を形成しているが、必ずしもこれらの層を設けなくてもよい。また、実施例1、実施例2では、共に、発光層として機能する層を形成した後、電子を発生する層を形成し、さらにその後正孔を発生する層を形成しているが、本発明の発光素子の作製方法はこれに限定されるものではない。例えば、正孔を発生する層を形成した後、電子を発生する層を形成し、さらにその後発光層として機能する層を含む層を形成しても構わない。

### 【実施例3】

### 【0139】

本実施例では、正孔を発生する層の膜厚が異なる六つの発光素子、発光素子(5)、発光素子(6)、発光素子(7)、発光素子(8)、発光素子(9)、発光素子(10)、発光素子(11)の作製方法と、それらの素子の特性について図18を用いて説明する。

### 【0140】

基板771上に、インジウム錫酸化物を、スパッタリング法によって成膜し、第2の電極772を形成した。ここで、膜厚は110nmとなるようにした。なお、基板701はガラスから成るもの用いた。

### 【0141】

ハニ、第11の電極7711上に、しゅうじで、具玉然自体によつて成膜し、しゅうじから成る第11の層773を形成した。ここで、膜厚は20nmとなるようにした。

#### 【0142】

次に、第11の層773上に、NPBを、真空蒸着法によって成膜し、NPBから成る第12の層774を形成した。ここで、膜厚は40nmとなるようにした。

#### 【0143】

次に第12の層774の上に、Alq<sub>3</sub>とクマリン6とを、共蒸着法によって成膜し、Alq<sub>3</sub>とクマリン6とを含む第13の層775を形成した。ここで、Alq<sub>3</sub>とクマリン6との重量比は1対0.003となるように調節した。これによって、クマリン6はAlq<sub>3</sub>の中に分散された状態となる。また、膜厚は、40nmとなるようにした。

#### 【0144】

次に、第13の層775の上に、Alq<sub>3</sub>とリチウムとを、共蒸着法によって成膜し、Alq<sub>3</sub>とリチウム(Li)とを含む第2の層776を形成した。ここで、Alq<sub>3</sub>とリチウムとの重量比は1対0.01となるように調節した。これによって、リチウムはAlq<sub>3</sub>の中に分散された状態となる。また、膜厚は30nmとなるようにした。

#### 【0145】

次に、第2の層776の上に、NPBとモリブデン酸化物とを、共蒸着法によって成膜し、NPBとモリブデン酸化物とを含む第1の層777を形成した。NPBとモリブデン酸化物とのモル比(=NPB/モリブデン酸化物)は1.25となるようにした。ここで、発光素子(5)については、膜厚は0nmとなるようにした。つまり発光素子(5)については第1の層777は形成していない。また、発光素子(6)については、膜厚は100nmとなるようにした。また、発光素子(7)については、膜厚は120nmとなるようにした。また、発光素子(8)については、膜厚は140nmとなるようにした。また、発光素子(9)については、膜厚は160nmとなるようにした。また、発光素子(10)については、膜厚は180nmとなるようにした。また、発光素子(11)については、膜厚は200nmとなるようにした。

#### 【0146】

次に、第1の層777の上に、アルミニウムを、真空蒸着法によって成膜し、第1の電極778を形成した。膜厚は、100nmとなるようにした。

#### 【0147】

以上のようにして作製した発光素子において第1の電極778の電位よりも第2の電極772の電位の方が高くなるように電圧を印加して電流を流すと、第1の層777において発生した正孔は第1の電極778へ注入され、第2の層776において発生した電子は第13の層775へ注入され、第2の電極772から第11の層773へは正孔が注入される。そして、第2の電極772から注入された正孔と、第2の層776から注入された電子とは、第13の層775において再結合し、クマリン6が発光する。このように、第13の層775は発光層として機能する。なお、第11の層773は、正孔注入層として機能し、第12の層774は正孔輸送層として機能する。また、本実施例の発光素子では、第13の層775を形成している物質と第2の層776に含まれる電子輸送性物質とは、いずれもAlq<sub>3</sub>であり、電子親和力は同等である。

#### 【0148】

本実施例の発光素子の電圧-輝度特性を図19に、電圧-電流特性を図20に、輝度-電流効率特性を図21に示す。図19において、横軸は電圧(V)、縦軸は輝度(cd/m<sup>2</sup>)を表す。また、図20において、横軸は電圧(V)、縦軸は電流(mA)を表す。図21において、横軸は輝度(cd/m<sup>2</sup>)、縦軸は電流効率(cd/A)を表す。図19、20、21において、●印は発光素子(5)、▲印は発光素子(6)、△印は発光素子(7)、■印は発光素子(8)、□印は発光素子(9)、◇印は発光素子(10)、○印は発光素子(11)の特性を表す。

#### 【0149】

図20より、任意の電圧を印加したときに流れる電流の大きさは、正孔を発生する機能

で同一の条件で異なる膜厚をもつても、輝度は変化しないこととなる。一方、図 1 より、任意の電圧を印加したときの輝度の大きさは、第 1 の層 777 の膜厚によって大きく異なることが分かる。

#### 【0150】

また、図 22 は、第 13 の層 775 から第 1 の電極 778 までの距離 (nm) に対し、電流効率 (cd/A) をプロット (●印) した図である。曲線は、発光効率の変化を表す近似曲線である。なお、電流効率は、 $1000 \text{ cd}/\text{m}^2$  の輝度で発光させたときの値である。図 22において、横軸は距離 (nm)、縦軸は電流効率 (cd/A) を表す。図 22 より、電流効率は、第 13 の層 775 から第 1 の電極 778 までの距離 (第 13 の層 775 と第 2 の層 776 と第 1 の層 777 のそれぞれの膜厚の和) に依存して変化し、第 13 の層 775 から第 1 の電極 778 までの距離が 200 nm を超えると徐々に増加することが分かる。これは、発光領域と第 1 の電極との光学距離 (即ち、屈折率 × 距離) が、発光波長の  $(2 \text{ m} - 1)/4$  倍 (すなわち  $1/4, 3/4, 5/4 \dots$  倍) の時には発光の外部取り出し効率が高くなり、 $m/2$  倍 (即ち  $1/2, 1, 3/2 \dots$  倍) の時には発光の外部取り出し効率が低くなる干渉効果のためと考えられる。このように、本実施例では、第 1 の層 777 の膜厚を 160 nm よりも大きくとすることで、効率よく発光を外部に取り出せると共に、電極間の短絡を防ぐことができ、また、膜厚の増加による抵抗値の増加が殆どみられない発光素子を得ることができた。

#### 【0151】

また、発光素子 (5)、発光素子 (7)、発光素子 (11) について、採光面を見る角度に依存した発光スペクトルの変化を調べた結果を図 23 (A)、(B)、(C) に示す。図 23 (A)、(B)、(C) において、横軸は波長 (nm)、縦軸は発光強度 (任意単位) を表す。

#### 【0152】

測定は、採光面を観察する角度、つまり、採光面の法線と測定面の法線とのなす角度を 0 ~ 70 度の範囲で 10 度毎に変えて発光スペクトルを測定することによって行った。

#### 【0153】

図 23 (A) は発光素子 (5) の発光スペクトルの変化を調べた結果であり、図 23 (B) は発光素子 (7) の発光スペクトルの変化を調べた結果であり、図 23 (C) は発光素子 (11) の発光スペクトルの変化を調べた結果である。

#### 【0154】

図 23 (B) において、発光スペクトルは、角度が 30 度よりも小さいときは約 507 nm において発光強度の最大値を有するのに対し、角度が 40 度よりも大きいときに約 555 nm において発光強度の最大値を有するように、角度に依存して変化している。このように、発光素子 (7) は、角度が変わると共に発光スペクトルの形状も大きく変化し、採光面を見る角度に依存した発光スペクトルの変化が大きいことが分かる。一方、図 23 (A)、(C) では、角度が大きくなるに伴って発光強度は小さくなるものの、発光強度の最大値を示す波長は変わらない。このように、発光素子 (5)、発光素子 (11) については、角度の変化に伴った発光スペクトルの形状の変化が少なく、採光面を見る角度に依存した発光スペクトルの変化が少ないことが分かる。

#### 【図面の簡単な説明】

#### 【0155】

【図 1】本発明の発光素子の積層構造を表した図。

【図 2】本発明の発光素子の積層構造を表した図。

【図 3】本発明を適用した発光装置について説明する図。

【図 4】本発明を適用した発光装置に含まれる回路について説明する図。

【図 5】本発明を適用した発光装置の上面図。

【図 6】本発明を適用した発光装置のフレーム動作について説明する図。

【図 7】本発明を適用した発光装置の断面図。

【図 8】本発明を適用した電子機器の図。

【図 1】半導体発光素子の電圧一輝度特性の図。

【図 1 0】本発明の発光素子の電流密度一輝度特性の図。

【図 1 1】本発明の発光素子の電圧一電流特性の図。

【図 1 2】本発明の発光素子について経時変化に伴った電圧の変化を測定した結果の図。

【図 1 3】本発明の発光素子について経時変化に伴った輝度の変化を測定した結果の図。

【図 1 4】本発明の発光素子の積層構造を表した図。

【図 1 5】本発明の発光素子の積層構造を表した図。

【図 1 6】本発明の発光素子及び比較例の発光素子の電圧一輝度特性の図。

【図 1 7】本発明の発光素子及び比較例の発光素子の電圧一電流特性の図。

【図 1 8】本発明の発光素子の積層構造を表した図。

【図 1 9】本発明の発光素子の電圧一輝度特性の図。

【図 2 0】本発明の発光素子の電圧一電流特性の図。

【図 2 1】本発明の発光素子の輝度一電流効率特性の図。

【図 2 2】第 13 の層 775 から第 1 の電極 778 までの距離 (nm) に対する電流効率 (cd/A) の変化について調べた図。

【図 2 3】採光面を観察する角度に依存した発光スペクトルの形状の変化について調べた図。

【図 2 4】本発明の発光素子の積層構造を表した図。

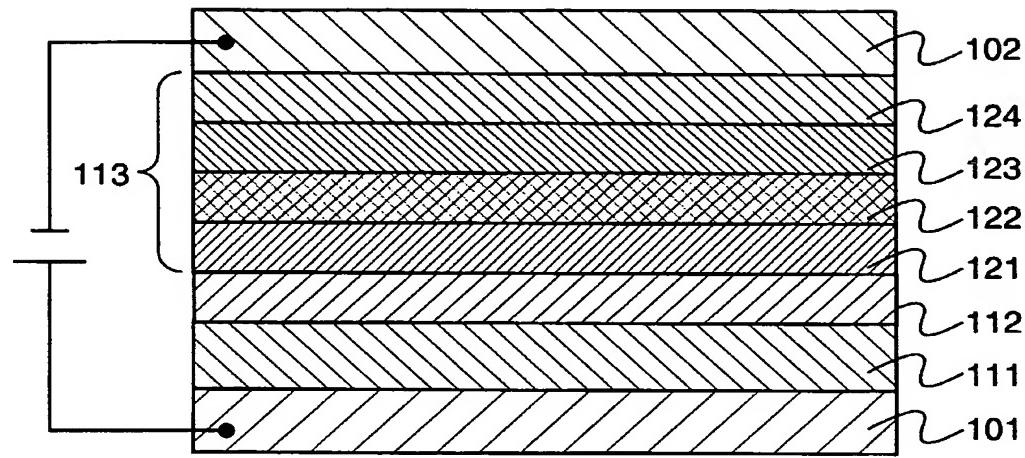
#### 【符号の説明】

##### 【0156】

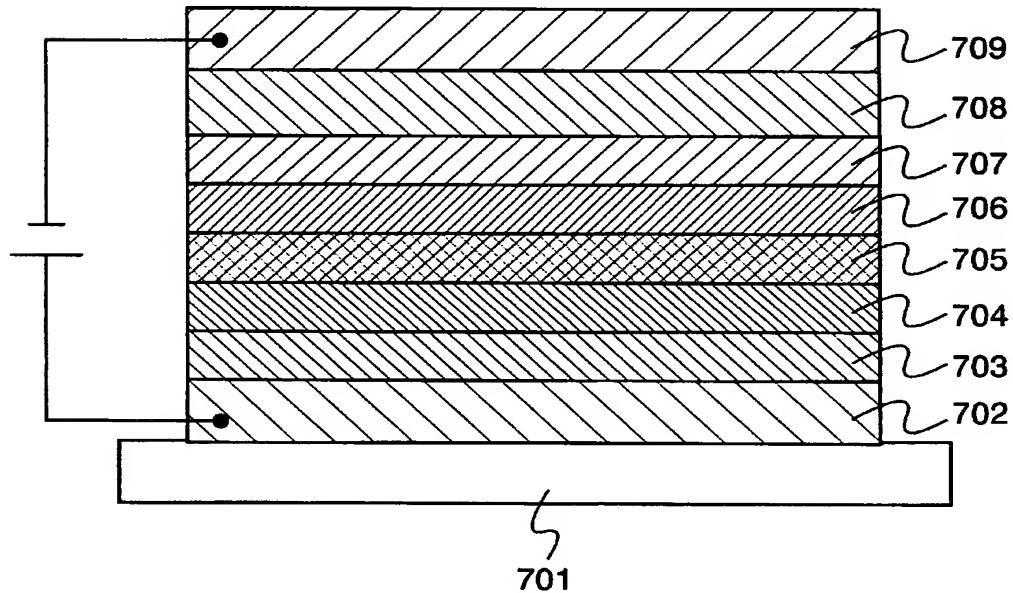
101	第1の電極
102	第2の電極
111	第1の層
112	第2の層
113	第3の層
121	電子輸送層
122	発光層
123	正孔輸送層
124	正孔注入層
201	第1の電極
202	第2の電極
211	第1の層
212	第2の層
213	第3の層
222	発光層
221	電子輸送層
223	正孔輸送層
224	正孔注入層
6500	基板
6503	FPC (フレキシブルプリントサーキット)
6504	プリント配線基盤 (PWB)
6511	画素部
6512	ソース信号線駆動回路
6513	書込用ゲート信号線駆動回路
6514	消去用ゲート信号線駆動回路
901	第1のトランジスタ
902	第2のトランジスタ
903	発光素子

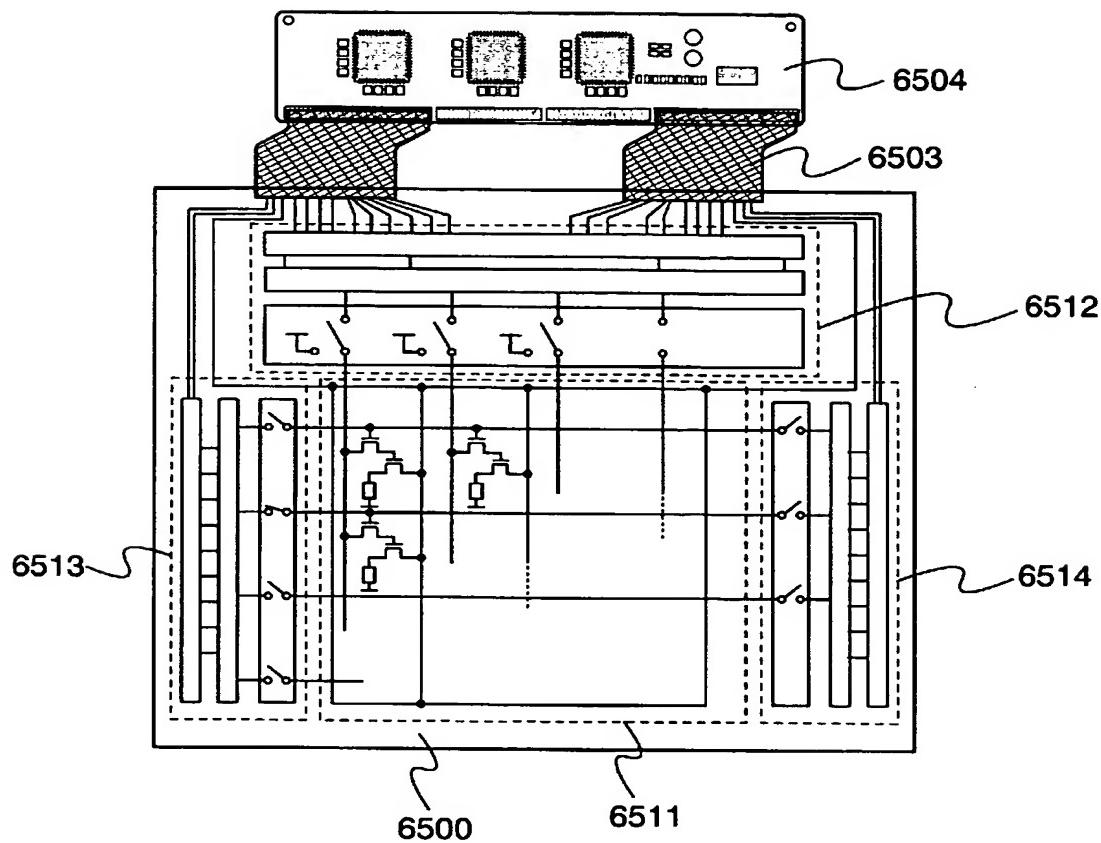
2 1 1 ノート用ワイヤ  
9 1 2 ソース信号線  
9 1 3 書込用ゲート信号線駆動回路  
9 1 4 消去用ゲート信号線駆動回路  
9 1 5 ソース信号線駆動回路  
9 1 6 電源  
9 1 7 電流供給線  
9 1 8 スイッチ  
9 1 9 スイッチ  
9 2 0 スイッチ  
1 0 0 1 第1のトランジスタ  
1 0 0 2 第2のトランジスタ  
1 0 0 3 ゲート信号線  
1 0 0 4 ソース信号線  
1 0 0 5 電流供給線  
1 0 0 6 電極  
5 0 1 サブフレーム  
5 0 2 サブフレーム  
5 0 3 サブフレーム  
5 0 4 サブフレーム  
5 0 1 a 期間  
5 0 1 b 保持期間  
5 0 2 a 期間  
5 0 2 b 保持期間  
5 0 3 a 期間  
5 0 3 b 保持期間  
5 0 4 a 期間  
5 0 4 b 保持期間  
5 0 4 c 消去期間  
5 0 4 d 非発光期間  
1 0 基板  
1 1 トランジスタ  
1 2 発光素子  
1 3 第1の電極  
1 4 第2の電極  
1 5 層  
1 6 層間絶縁膜  
1 7 配線  
1 8 隔壁層  
1 9 層間絶縁膜  
5 5 2 1 本体  
5 5 2 2 筐体  
5 5 2 3 表示部  
5 5 2 4 キーボード  
5 5 5 1 表示部  
5 5 5 2 本体  
5 5 5 3 アンテナ  
5 5 5 4 音声出力部  
5 5 5 5 音声入力部  
5 5 5 6 操作スイッチ

○ ○ ○ 1	外小印
5 5 3 2	筐体
5 5 3 3	スピーカー
7 0 1	基板
7 0 2	第2の電極
7 0 3	第11の層
7 0 4	第12の層
7 0 5	第13の層
7 0 6	第14の層
7 0 7	第2の層
7 0 8	第1の層
7 0 9	第1の電極
7 3 1	基板
7 3 2	第2の電極
7 3 3	第11の層
7 3 4	第12の層
7 3 5	第13の層
7 3 6	第14の層
7 3 7	第2の層
7 3 8	第1の層
7 3 9	第1の電極
7 5 1	基板
7 5 2	第2の電極
7 5 3	第11の層
7 5 4	第12の層
7 5 5	第13の層
7 5 6	第14の層
7 5 7	第2の層
7 5 8	第1の電極
7 7 1	基板
7 7 2	第2の電極
7 7 3	第11の層
7 7 4	第12の層
7 7 5	第13の層
7 7 6	第2の層
7 7 7	第1の層
7 7 8	第1の電極

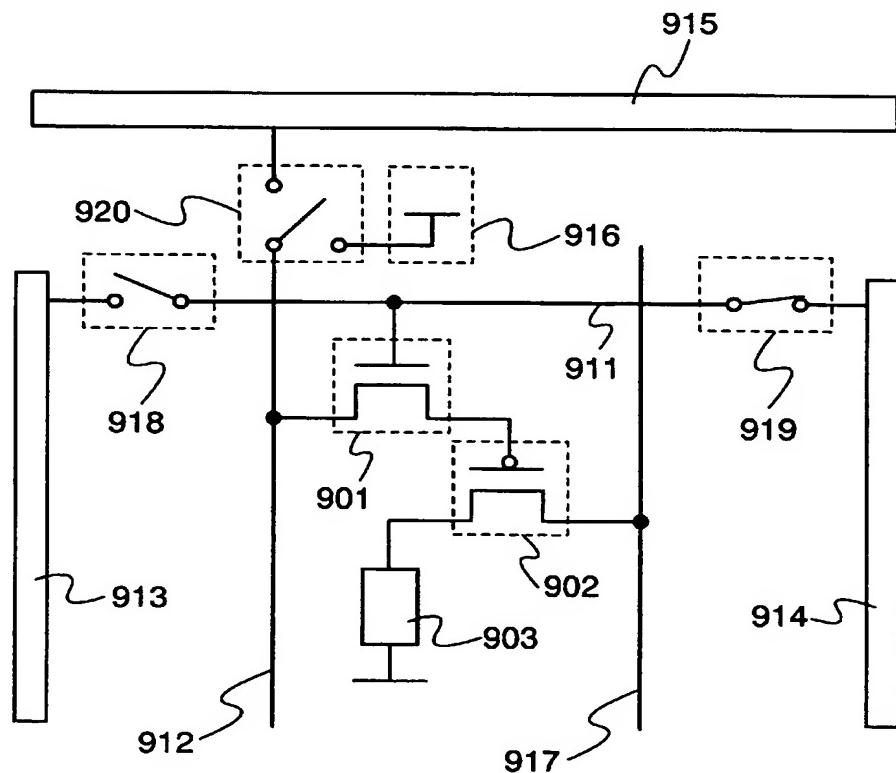


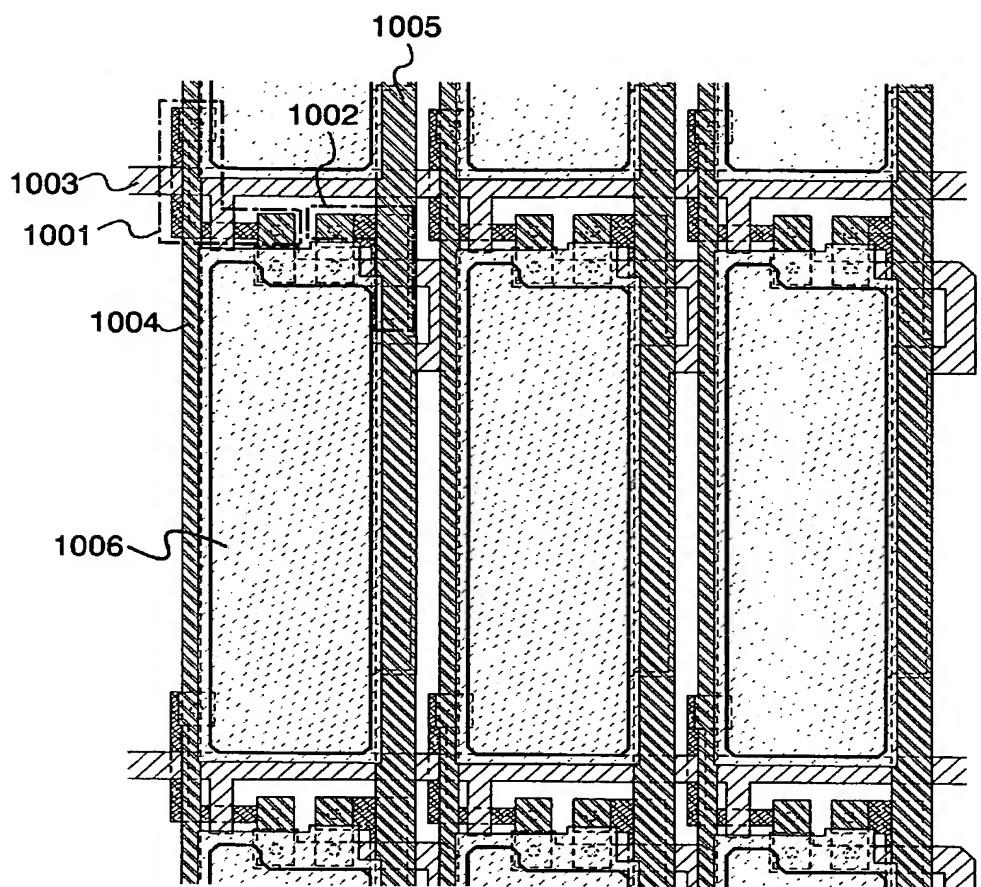
【図2】

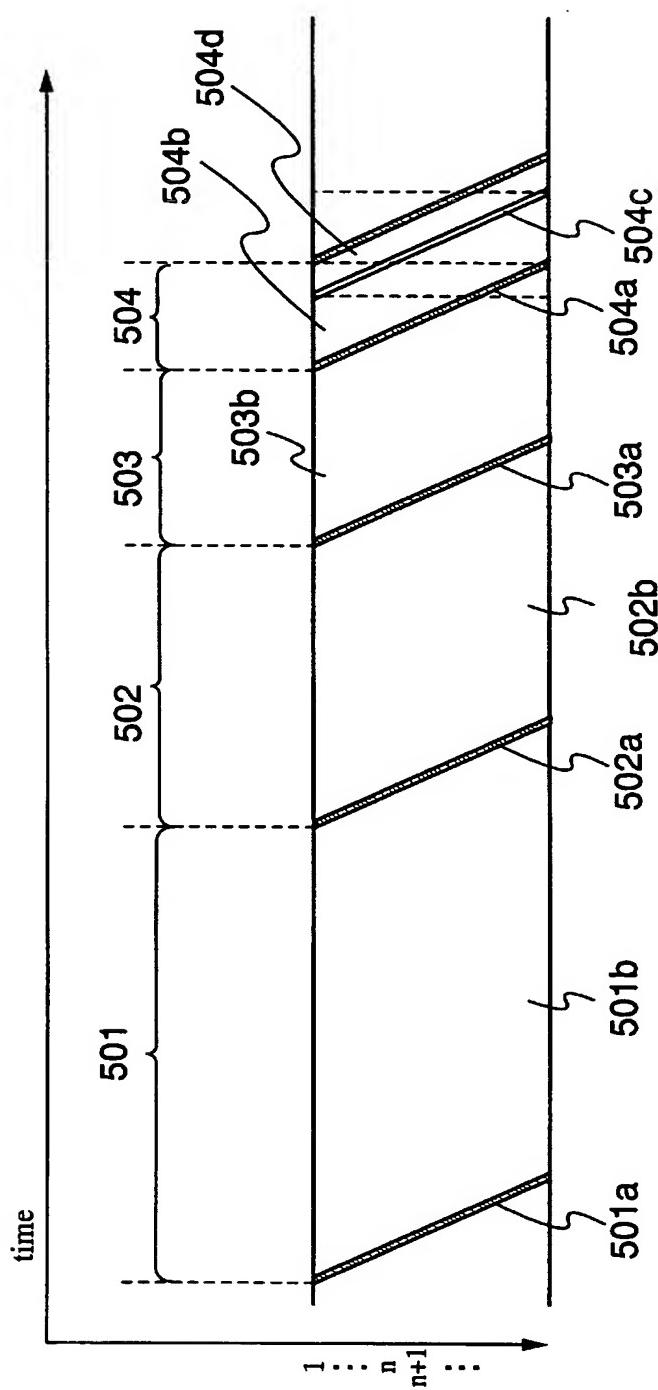


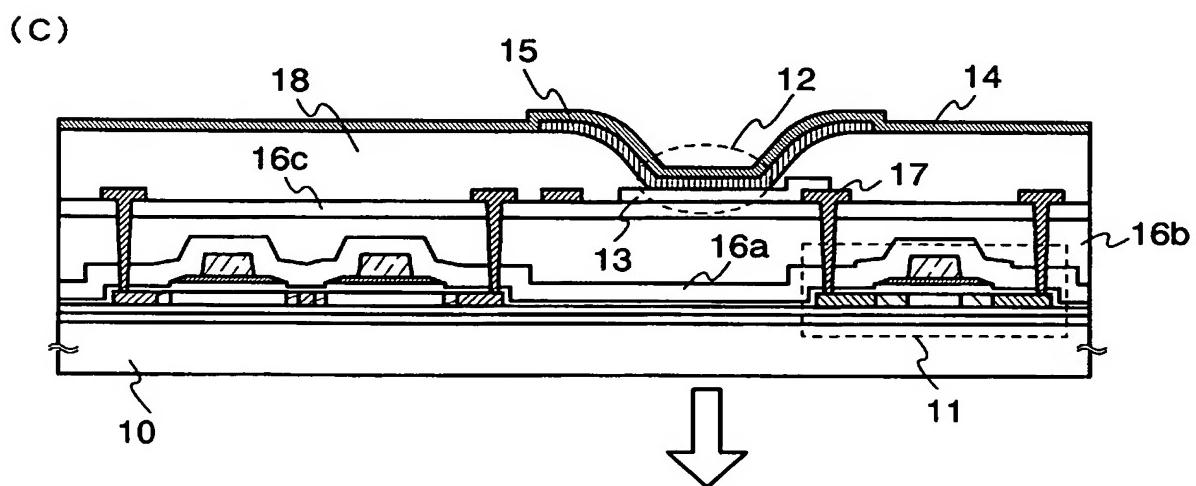
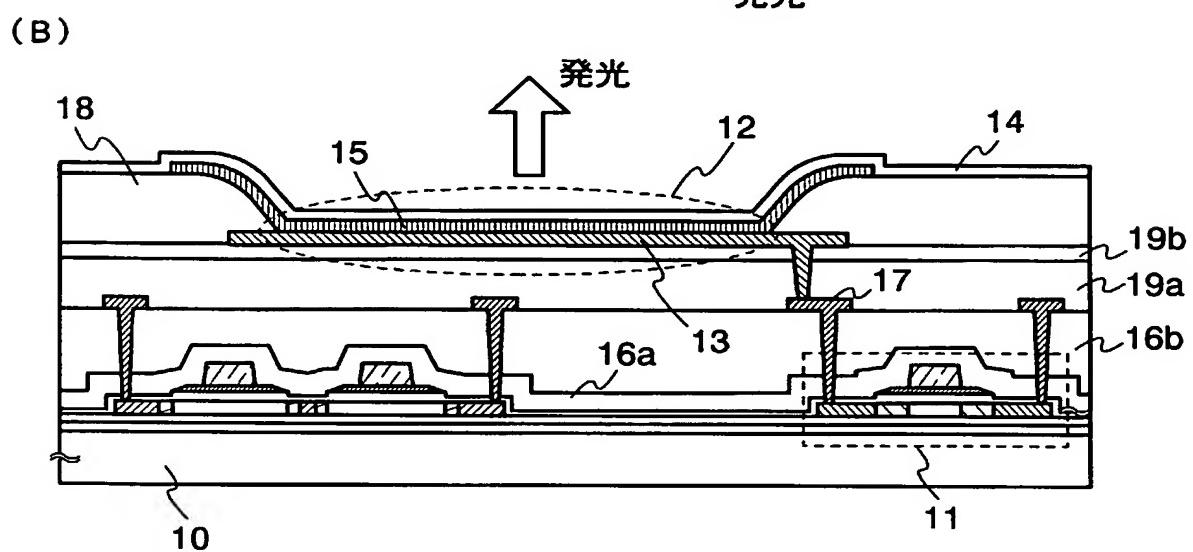
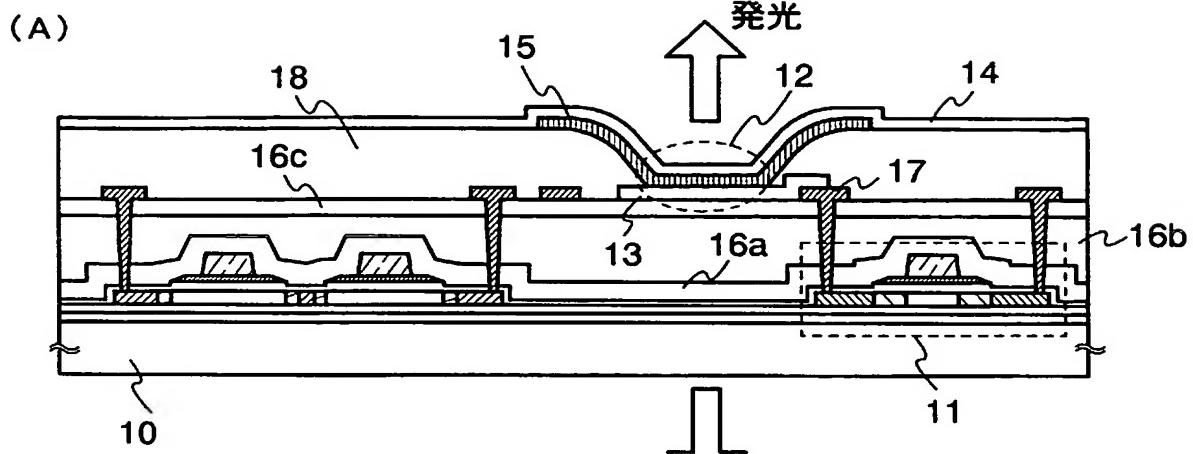


【図 4】

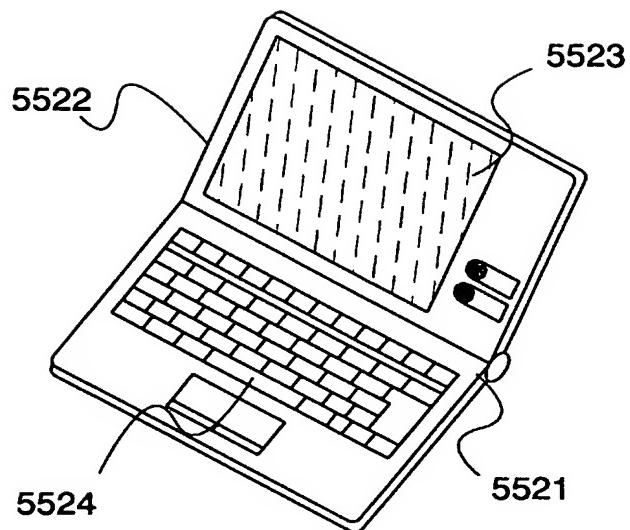




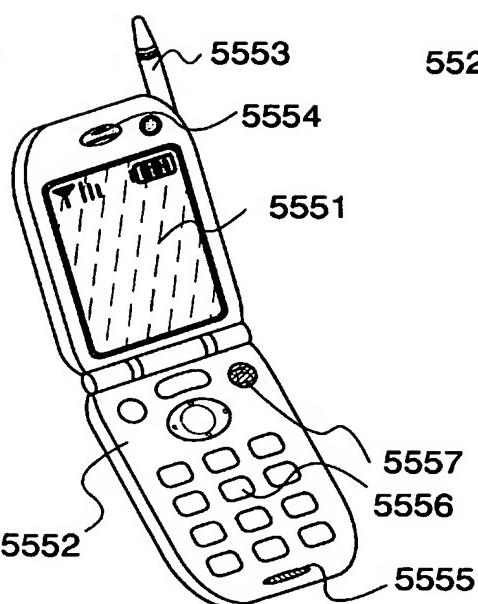




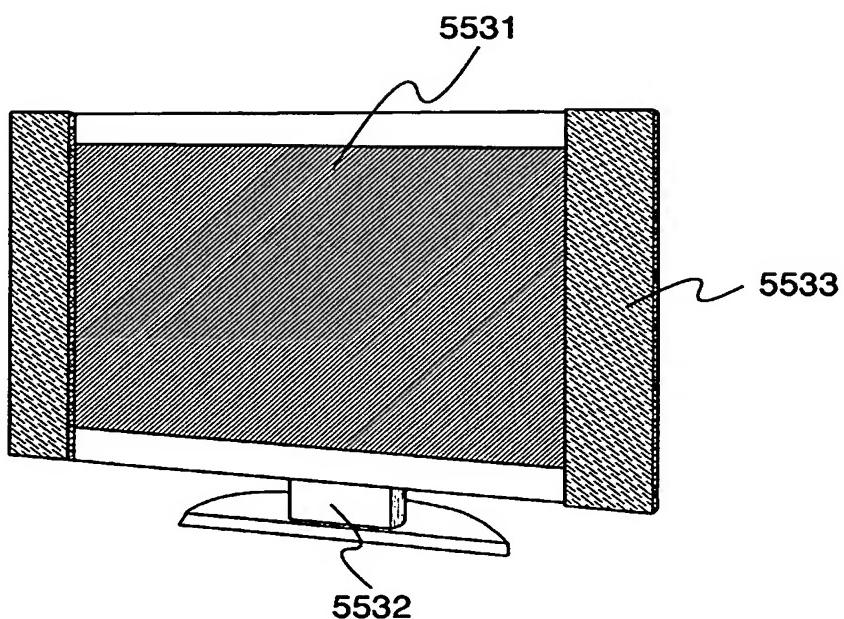
(A)

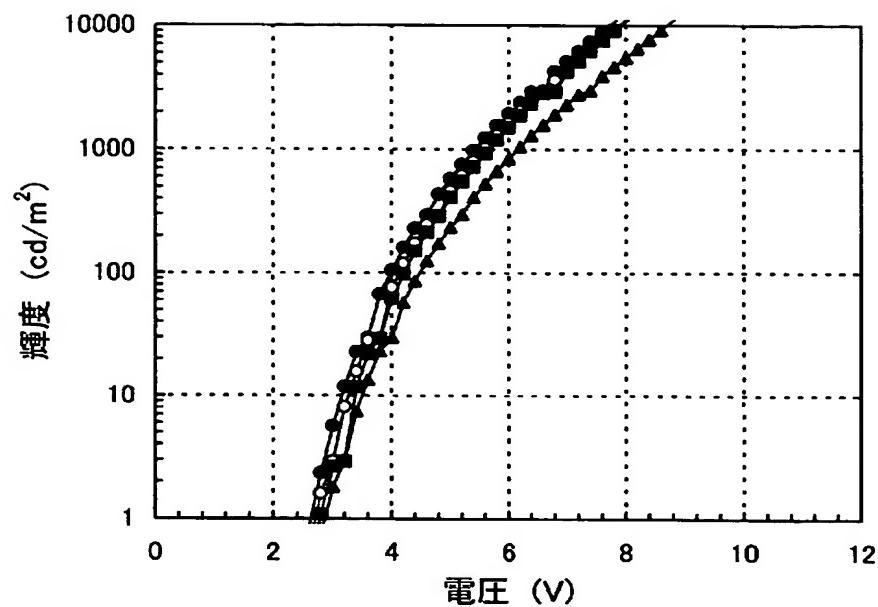


(B)

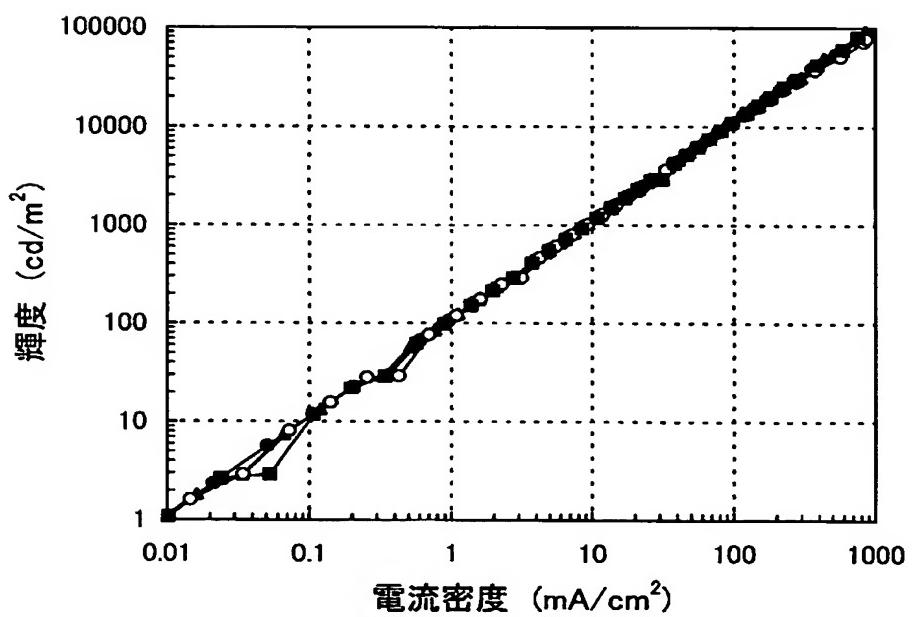


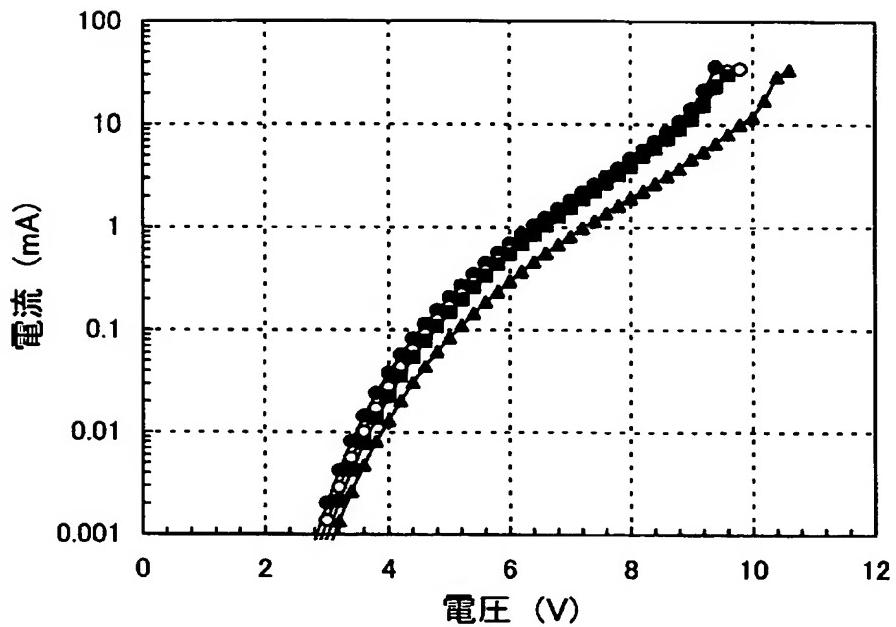
(B)



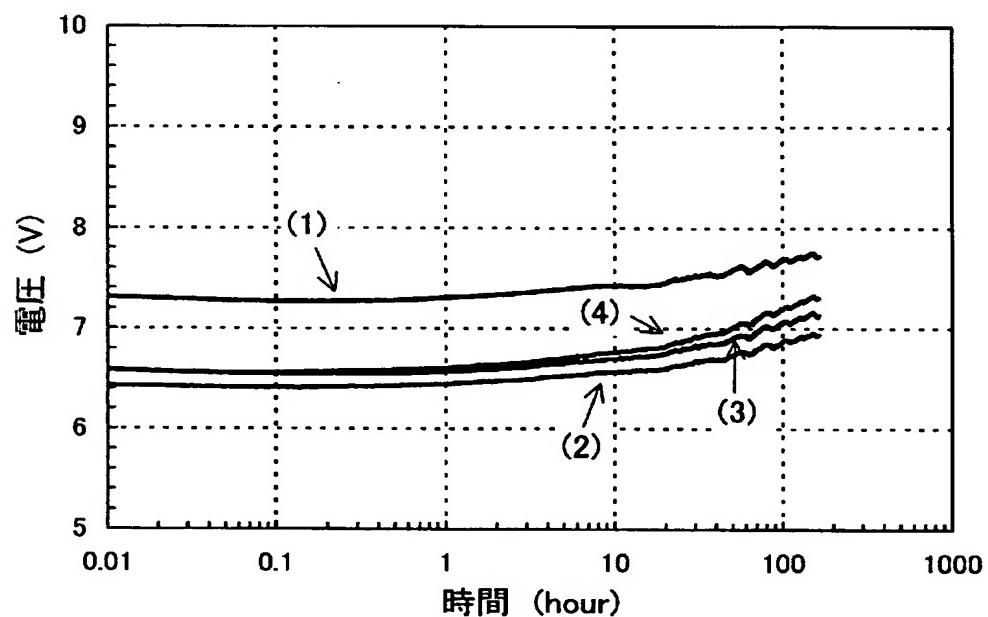


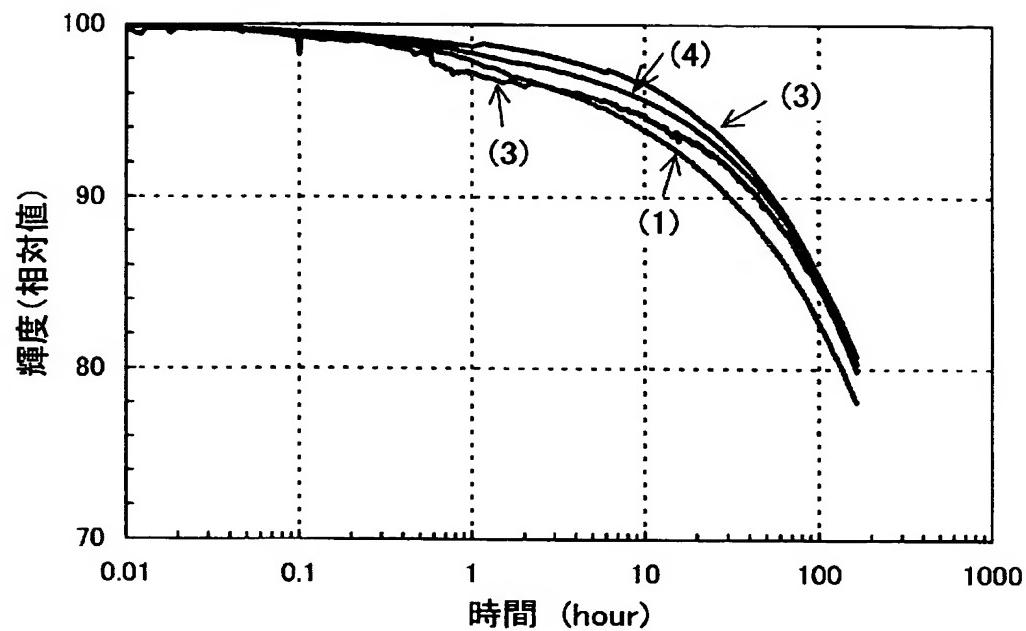
【図 10】



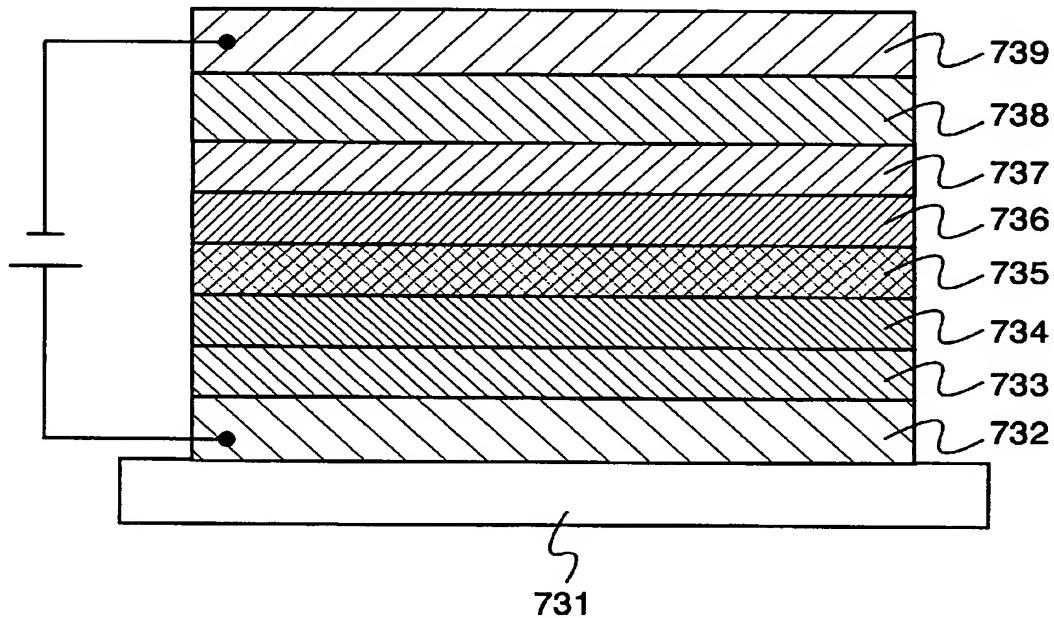


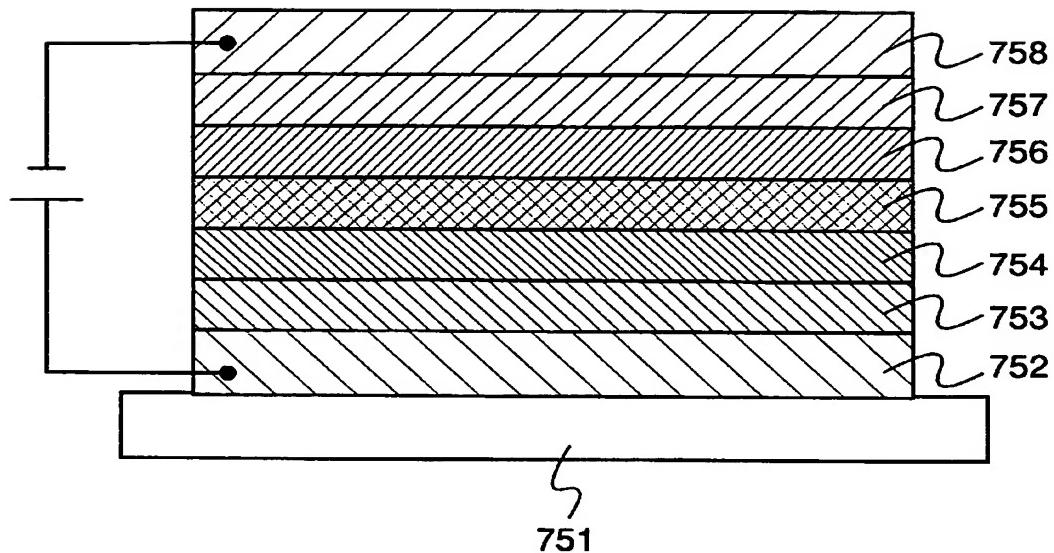
【図 1-2】



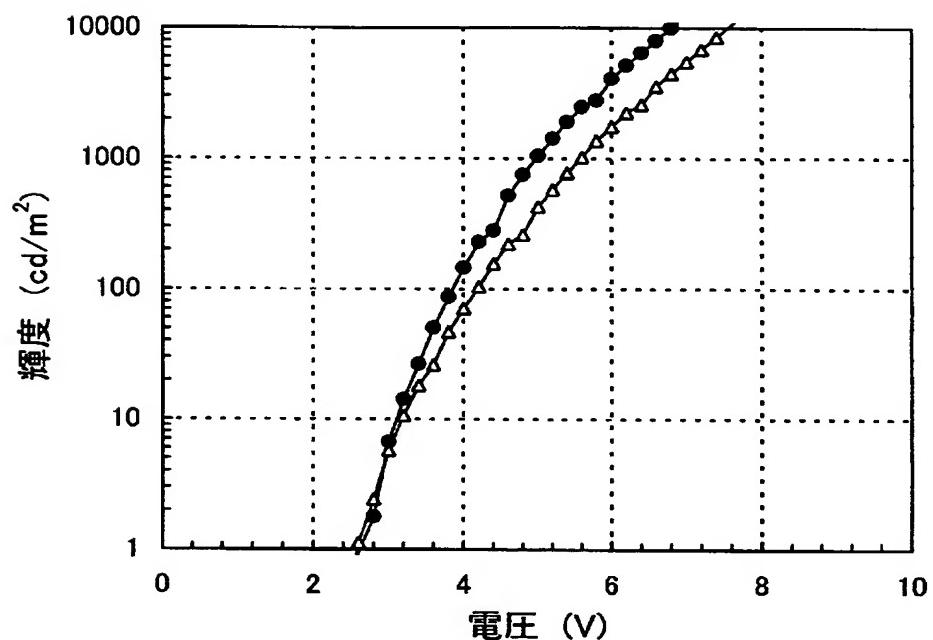


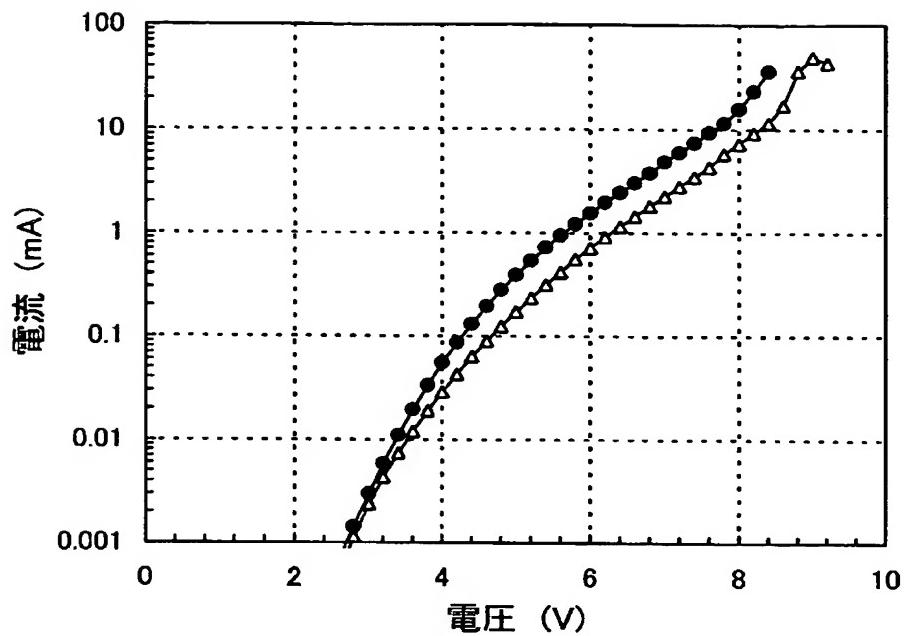
【図 1-4】



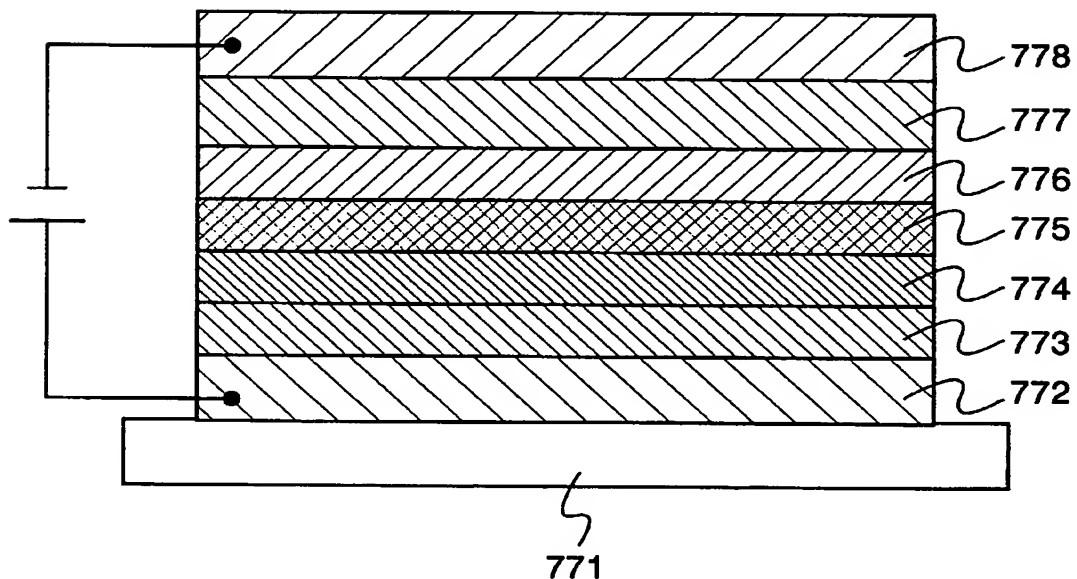


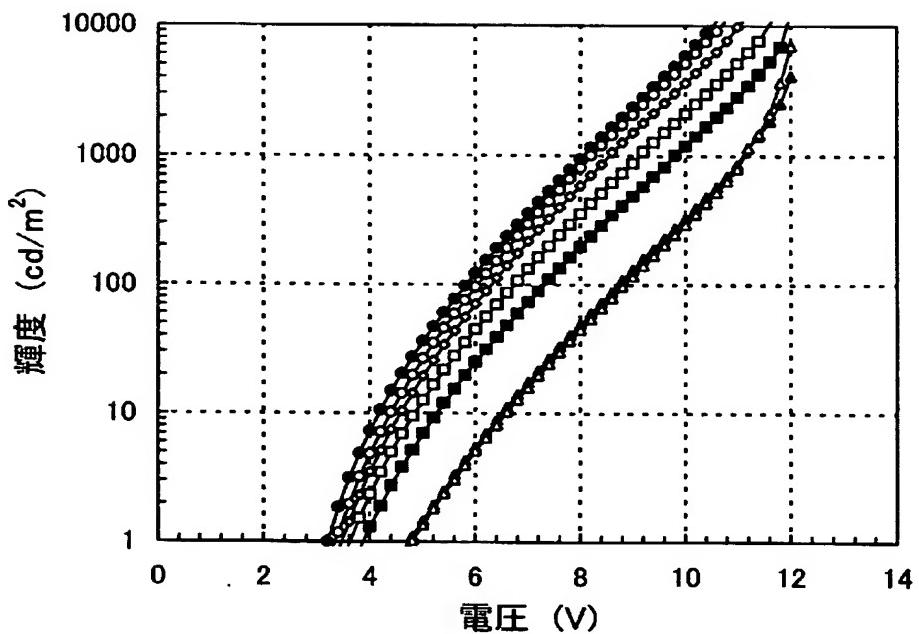
【図 1 6】



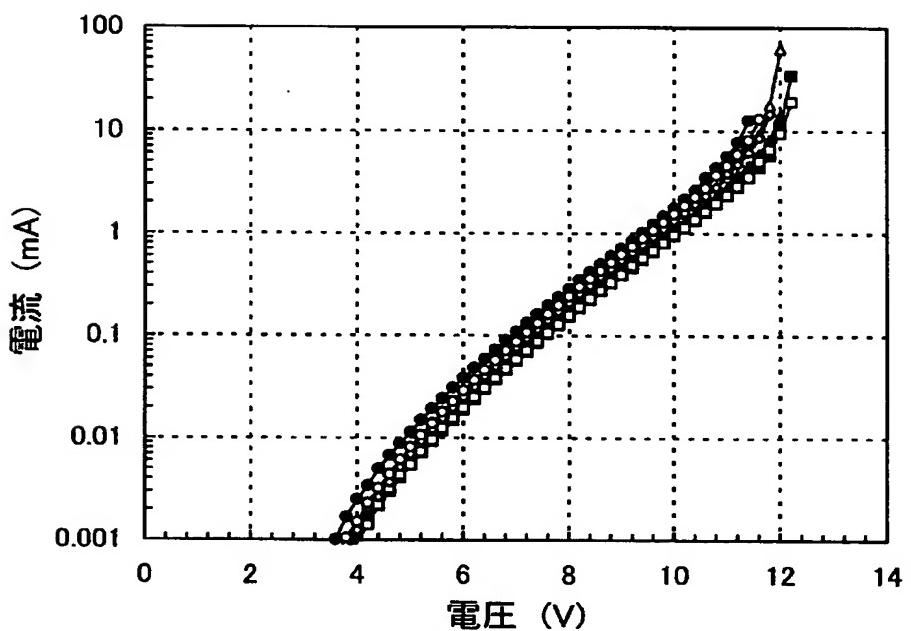


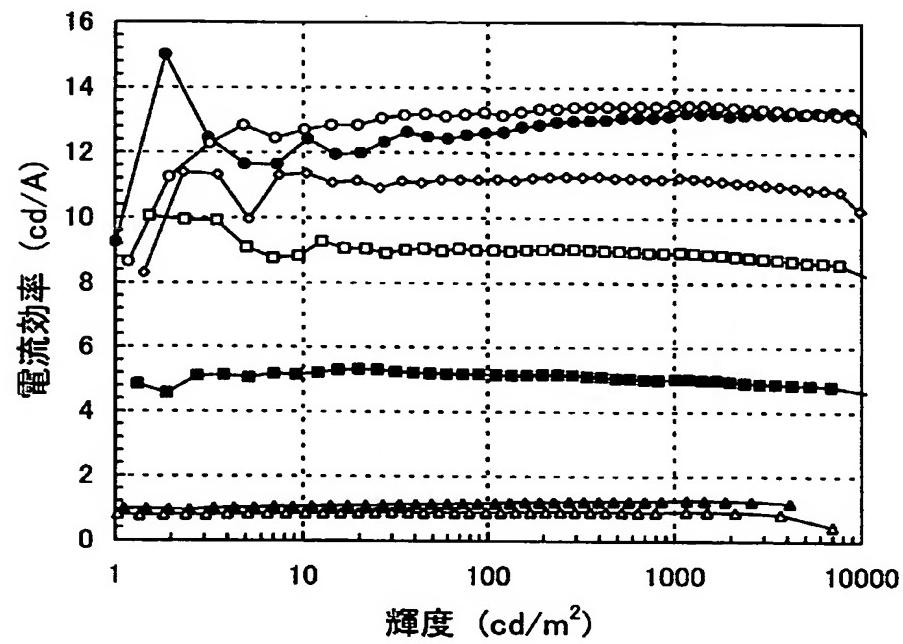
【図 1.8】



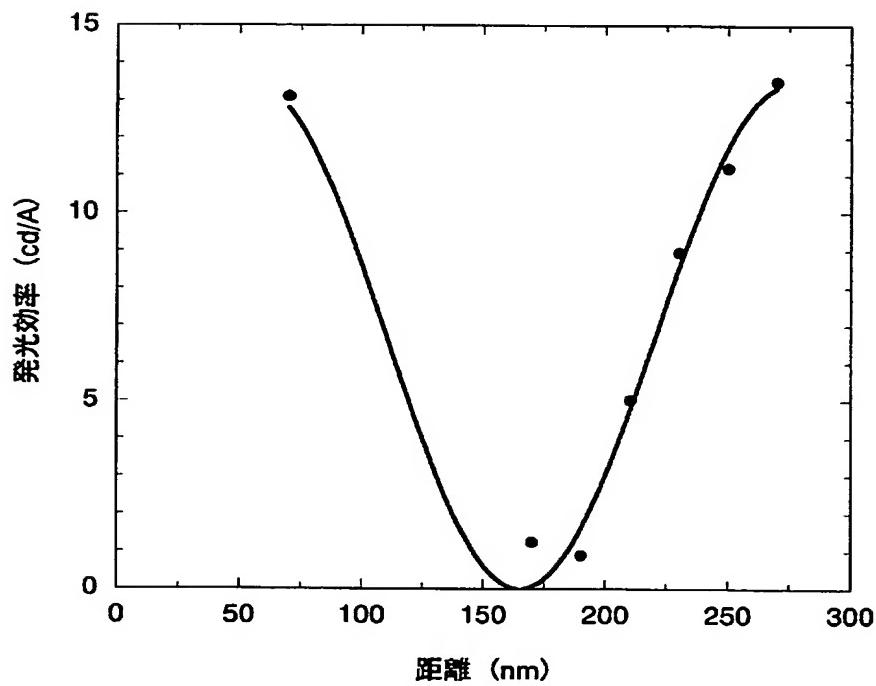


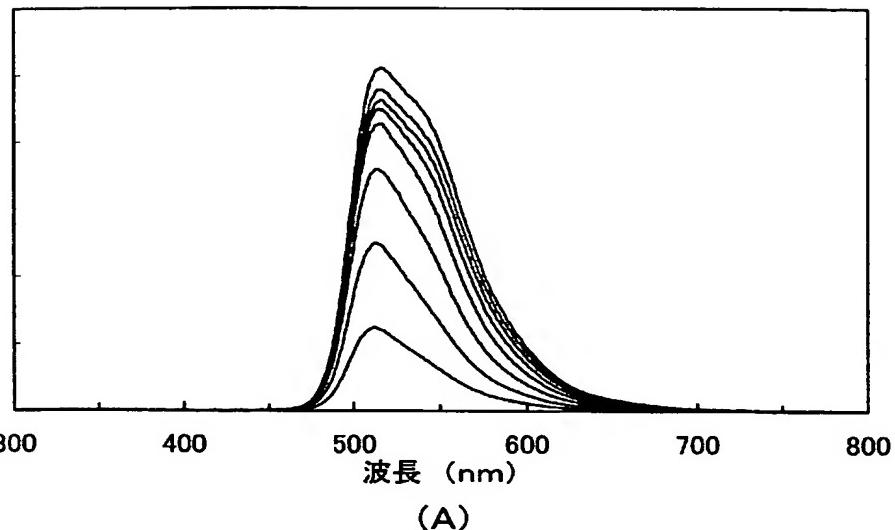
【図 20】



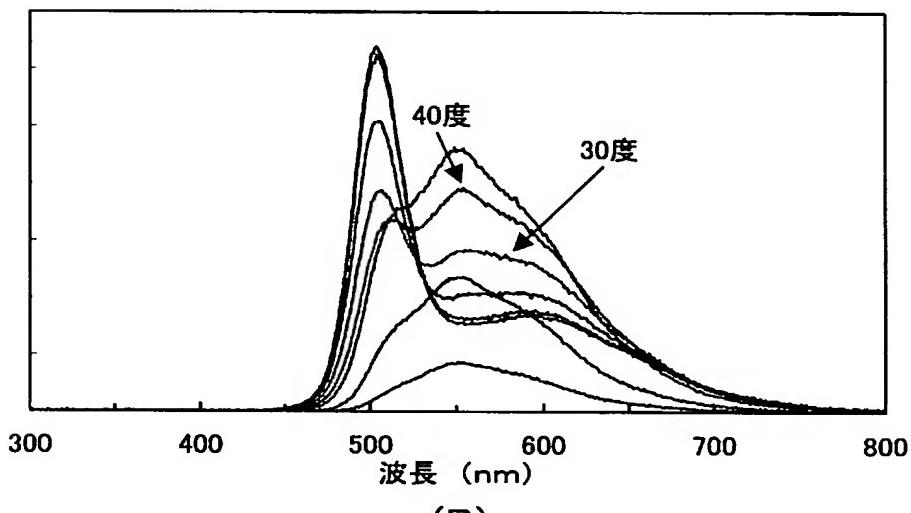


【図22】

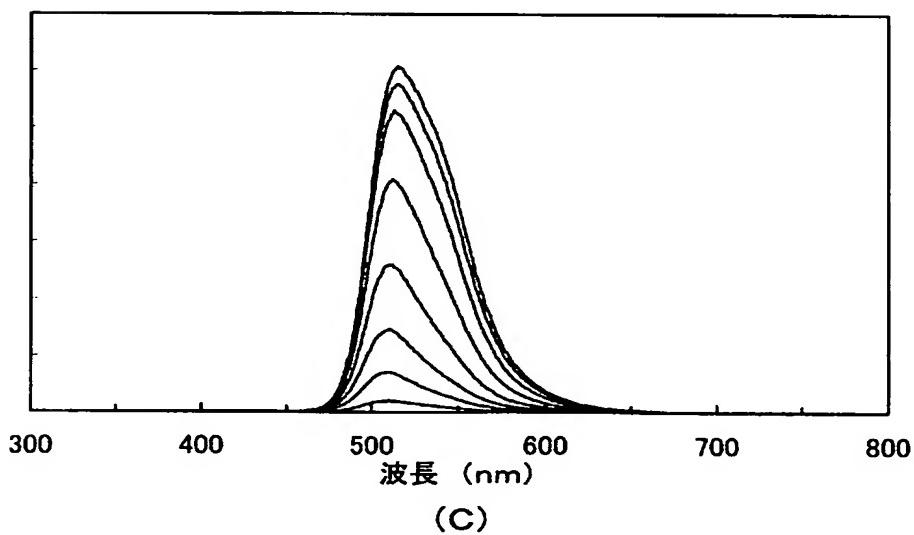




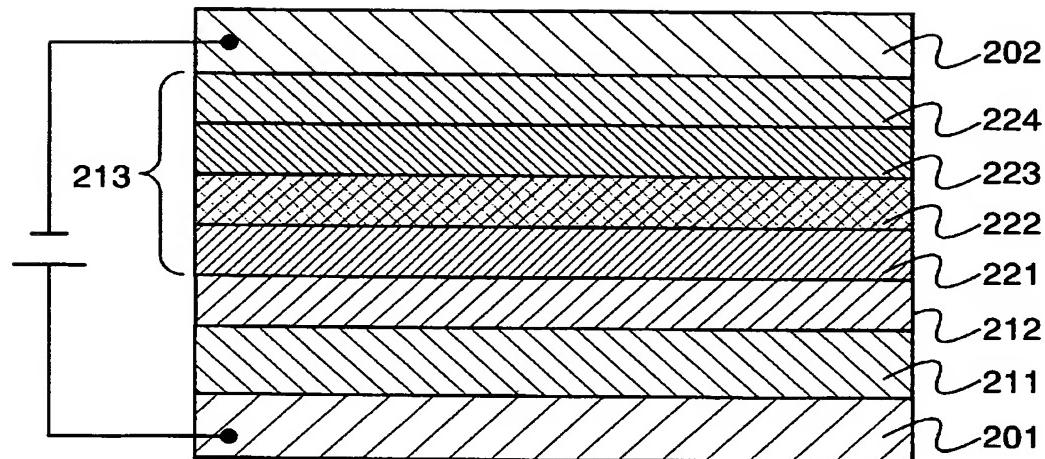
(A)



(B)



(C)



【要約】

【課題】 本発明は、発光時間の蓄積に伴った駆動電圧の増加の少ない発光素子を提供することを課題とする。また、本発明は、膜厚の増加に伴った抵抗値の増加の少ない発光素子を提供することを課題とする。

【解決手段】 本発明の発光素子の一は、対向するように設けられた第1の電極と第2の電極との間に、第1の層と、第2の層と、第3の層とを有する。第1の層と第2の層と第3の層とは、第2の層を間に挟むように順に積層されており、第1の層は第1の電極に接し、第3の層は第2の電極に接する。第1の層は正孔を発生する層であり、第2の層は電子を発生する層である。また、第3の層は、発光物質を含む層である。そして、第1の電極の電位よりも第2の電極の電位が高くなるように電圧を印加したときに、第2の層で発生した電子が第3の層へ注入されるように、第2の層と第3の層とは接合されている。

【選択図】 図1

000153878

19900817

新規登録

神奈川県厚木市長谷398番地

株式会社半導体エネルギー研究所

# **Document made available under the Patent Cooperation Treaty (PCT)**

International application number: PCT/JP2005/013516

International filing date: 15 July 2005 (15.07.2005)

Document type: Certified copy of priority document

Document details: Country/Office: JP  
Number: 2004-216503  
Filing date: 23 July 2004 (23.07.2004)

Date of receipt at the International Bureau: 18 August 2005 (18.08.2005)

Remark: Priority document submitted or transmitted to the International Bureau in compliance with Rule 17.1(a) or (b)



World Intellectual Property Organization (WIPO) - Geneva, Switzerland  
Organisation Mondiale de la Propriété Intellectuelle (OMPI) - Genève, Suisse